

U?A

		P1022	
T26	IRQ00/DMA_DREQ2/GPIO2_25	System logic (1 of 11)	
U28	IRQ01/DMA_DACK2/GPIO2_26		P26
U29	IRQ02/DMA_DDONE2/GPIO2_27		M27
U24	IRQ03/DMA_DREQ3/GPIO2_28		
T28	IRQ04/DMA_DACK3/GPIO2_29		
T24	IRQ05/DMA_DDONE3/GPIO2_30		
K27	IRQ06/MSRCID0/LB_MSRCID0/GPIO2_31		
N25	IRQ07/MSRCID1/LB_MSRCID1/GPIO3_9		
K28	IRQ08/MSRCID2/LB_MSRCID2/GPIO3_10		
L28	IRQ09/MSRCID3/LB_MSRCID3/GPIO3_11		L25
J26	IRQ10/MSRCID4/LB_MSRCID4/GPIO3_12		M25
J27	IRQ11/MDVAL/LB_MDVAL/GPIO3_13		
J28	IRQ_OUT/GPIO3_18	IIC1_SCL/SSI_RFS/TDM_RFS IIC1_SDA/SSI_RXD/TDM_RXD	G28 J24
R27	LVDD_VSEL		
R26	BVDD_VSEL0		
P25	BVDD_VSEL1		
K26	MCP0/GPIO3_14		
K25	MCP1/GPIO3_15		
M24	UDE0/GPIO3_16		
H28	UDE1/GPIO3_17		
H25	CKSTP_IN0	UART_SIN0/DMA_DREQ0/GPIO1_31	D28
G29	CKSTP_IN1	UART_SOUT0/DMA_DACK0/GPIO1_30	F28
H27	CKSTP_OUT0	UART_CTS0/SSI_RCK/TDM_RCLK/GPIO3_0	K24
L24	CKSTP_OUT1	UART_RTS0/DMA_DDONE0/GPIO3_1	F27
P27	HRESET	UART_SIN1/GPIO3_3	E28
P28	HRESET_REQ	UART_SOUT1/GPIO3_2	H24
J29	SRESET	UART_CTS1/IIC2_SCL/GPIO3_4	J23
N28		UART_RTS1/IIC2_SDA/GPIO3_5	H26
M28	TDI		
N26	TDO		
M26	TCK		
L29	TMS		
	TRST		
P29	SYS_CLK_IN	CLK_OUT	M29
AD7	DDRCLK	ASLEEP	T25
T29	RTC_CLK	READY_P1/GPIO3_22	L27

<Value>

U?B		P1022 Power (2 of 11)	
K10	VDD01		
K11	VDD02	AVDD_CORE1	G9
K12	VDD03		
K13	VDD04	AVDD_CORE0	G20
K14	VDD05		
K15	VDD06		
K16	VDD07	AVDD_PLAT	P24
K17	VDD08		
K18	VDD09		
K19	VDD10	AVDD_DDR	Y10
K20	VDD11		
L10	VDD12		
L20	VDD13		
M10	VDD14		
M20	VDD15		
N10	VDD16		
N20	VDD17	POWER_OK/GPIO3_19	R24
P20	VDD18		
R20	VDD19	POWER_EN	U27
T10	VDD20		
U10	VDD21		
V10	VDD22		
V20	VDD23		
W10	VDD24		
W20	VDD25		
Y11	VDD26		
Y12	VDD27		
Y16	VDD28		
Y18	VDD29		
Y19	VDD30		
Y20	VDD31		
		VDDC1	P10
		VDDC2	R10
		VDDC3	T20
F14	SENSEVDD	VDDC4	U20
R28	SENSEVDDC		
F15	SENSEVSS		
A10	GVDD01		
A4	GVDD02		
A8	GVDD03		
AA4	GVDD04		
AB6	GVDD05	SVDD1	AG13
AD3	GVDD06	SVDD2	AH10
AF2	GVDD07	SVDD3	AH14
AF6	GVDD08	SVDD4	AJ12
AJ6	GVDD09	SVDD5	AJ16
B1	GVDD10	SVDD6	AJ8
C7	GVDD11		
D1	GVDD12	SVDD2_1	AG22
D10	GVDD13	SVDD2_2	AH17
D12	GVDD14	SVDD2_3	AH19
E6	GVDD15	SVDD2_4	AH20
E8	GVDD16	SVDD2_5	AJ21
F9	GVDD17		
G3	GVDD18		
J3	GVDD19	XVDD1	AD10
J6	GVDD20	XVDD2	AD14
K1	GVDD21	XVDD3	AE16
K4	GVDD22	XVDD4	AE8
L5	GVDD23	XVDD5	AF11
N2	GVDD24	XVDD6	AF13
N6	GVDD25		
P3	GVDD26	XVDD2_1	AD22
R5	GVDD27	XVDD2_2	AE18
U5	GVDD28	XVDD2_3	AE22
W1	GVDD29	XVDD2_4	AF20
Y6	GVDD30		
Y7	GVDD31		

U?D

		P1022	
		Power/Misc	
		(4 of 11)	
E27	OVDD1		AC10
F29	OVDD2	NC01	AC9
G25	OVDD3	NC02	AF23
J25	OVDD4	NC03	AG23
K29	OVDD5	NC04	AG26
N27	OVDD6	NC05	AH23
		NC06	AH26
N24	OVDD2_1	NC07	AJ23
R29	OVDD2_2	NC08	AJ24
T27	OVDD2_3	NC09	AJ26
		NC10	AJ27
		NC11	W13
B20	BVDD1	NC12	W14
B25	BVDD2	NC13	W15
C15	BVDD3	NC14	W17
D19	BVDD4	NC15	Y13
D23	BVDD5	NC16	Y14
E15	BVDD6	NC17	Y15
F16	BVDD7	NC18	Y17
F20	BVDD8	NC19	AD26
F22	BVDD9	NC20	B26
		NC21	A27
AC25	LVDD1	NC22	
AE25	LVDD2		
AE29	LVDD3		
AG24	LVDD4		
AG27	LVDD5		
AH28	LVDD6		
AA25	LVDD2_1		
V27	LVDD2_2		
Y27	LVDD2_3		

<Value>

U?E		P1022	
		Memory Interface	
		(5 of 11)	
H3	MCK0	MDQS0	AG5
H2	MCK0	MDQS0	AH5
R3	MCK0	MDQS0	AF1
R4	MCK1	MDQS1	AG1
K2	MCK1	MDQS1	AB2
K3	MCK2	MDQS2	AB3
L2	MCK2	MDQS2	AB5
L1	MCK3	MDQS3	AB4
N3	MCK3	MDQS3	C2
N4	MCK4	MDQS4	C1
T4	MCK4	MDQS4	B6
T5	MCK5	MDQS5	C6
		MDQS5	C9
		MDQS6	D9
AH7	MDQ00	MDQS6	B12
AG6	MDQ01	MDQS7	C12
AH3	MDQ02	MDQS7	U2
AG3	MDQ03	MDQS8	U3
AJ7	MDQ04	MDQS8	
AH6	MDQ05		W3
AJ4	MDQ06	MECC0	V2
AH4	MDQ07	MECC1	T1
AF4	MDQ08	MECC2	R1
AG2	MDQ09	MECC3	Y1
AE3	MDQ10	MECC4	W2
AE2	MDQ11	MECC5	T2
AF5	MDQ12	MECC6	R2
AH2	MDQ13	MECC7	
AE6	MDQ14		AJ5
AE5	MDQ15	MDM0	AF3
AD1	MDQ16	MDM1	AC1
AC2	MDQ17	MDM2	AA6
AA1	MDQ18	MDM3	C3
Y2	MDQ19	MDM4	A5
AD2	MDQ20	MDM5	F10
AC3	MDQ21	MDM6	A11
AA3	MDQ22	MDM7	V1
AA2	MDQ23	MDM8	
AD5	MDQ24		H5
AC5	MDQ25	MBA0	J5
Y4	MDQ26	MBA1	R6
W5	MDQ27	MBA2	
AD4	MDQ28		J1
AC6	MDQ29	MA00	K5
AA5	MDQ30	MA01	L6
Y5	MDQ31	MA02	L4
E5	MDQ32	MA03	M6
D3	MDQ33	MA04	M5
C4	MDQ34	MA05	M2
B4	MDQ35	MA06	N1
E4	MDQ36	MA07	M3
D2	MDQ37	MA08	P1
B2	MDQ38	MA09	J4
A3	MDQ39	MA10	N5
C5	MDQ40	MA11	P2
B5	MDQ41	MA12	F3
C8	MDQ42	MA13	P4
B8	MDQ43	MA14	P6
D4	MDQ44	MA15	
D6	MDQ45		H6
B7	MDQ46	MRAS	G6
A7	MDQ47	MCAS	G1
D7	MDQ48	MWE	
D8	MDQ49		G2
F11	MDQ50	MCS0	F5
D11	MDQ51	MCS1	G4
E7	MDQ52	MCS2	F6
F8	MDQ53	MCS3	
A9	MDQ54		U6
E10	MDQ55	MCKE0	U4
B10	MDQ56	MCKE1	V4
B11	MDQ57	MCKE2	V6
C14	MDQ58	MCKE3	
B14	MDQ59		F1
C10	MDQ60	MODT0	E1
C11	MDQ61	MODT1	F2
B13	MDQ62	MODT2	E2
A13	MDQ63	MODT3	
E12	MDIC0		J7
F12	MDIC1	MVREF	

U?F

P1022

LocalBus Interface

E18	LAD00	(6 of 11)	$\overline{\text{LCS0}}$	A22
A17	LAD01		$\overline{\text{LCS1}}$	E20
B17	LAD02		$\overline{\text{LCS2/DIU_B5}}$	C21
C17	LAD03		$\overline{\text{LCS3/DIU_B4/LDP3}}$	F19
A16	LAD04			
B16	LAD05			
C16	LAD06			
D16	LAD07			
E17	LAD08/DIU_R0		$\overline{\text{LWE0}}$	E21
E16	LAD09/DIU_R1		$\overline{\text{LWE1/DIU_B6}}$	B23
A15	LAD10/DIU_R2			
B15	LAD11/DIU_R3			
D15	LAD12/DIU_R4			
D14	LAD13/DIU_R5		$\overline{\text{LBCTL/DIU_B7}}$	D22
D13	LAD14/DIU_R6		$\overline{\text{LALE}}$	C23
E13	LAD15/DIU_R7			
B21	LAD16/DIU_G0			
A21	LAD17/DIU_G1			
D20	LAD18/DIU_G2			
C20	LAD19/DIU_G3		$\overline{\text{LGPL0}}$	C22
A20	LAD20/DIU_G4		$\overline{\text{LGPL1}}$	F21
E19	LAD21/DIU_G5		$\overline{\text{LGPL2}}$	E22
C19	LAD22/DIU_G6		$\overline{\text{LGPL3}}$	B24
A19	LAD23/DIU_G7		$\overline{\text{LGPL4}}$	C24
B19	LAD24/DIU_B0/ $\overline{\text{LCS7}}$	$\overline{\text{LGPL5/DIU_CLKOUT}}$		D24
F18	LAD25/DIU_B1/ $\overline{\text{LCS6}}$			
A18	LAD26/DIU_B2/ $\overline{\text{LCS5}}$			
D18	LAD27/DIU_B3/ $\overline{\text{LCS4}}$		$\overline{\text{DIU_DE}}$	E23
F17	LDP0/DIU_HSYNC		$\overline{\text{LCLK0}}$	A24
C18	LDP1/DIU_VSYNC		$\overline{\text{LCLK1}}$	A25

<Value>

U?G

P1022

Ethernet Interfaces

(7 of 11)

TSEC1_RXD0/GPIO2_20

TSEC1_RXD1/GPIO2_21

TSEC1_RXD2/GPIO2_22

TSEC1_RXD3/GPIO2_23

TSEC1_TXD0/GPIO2_13

TSEC1_TXD1/GPIO2_14

TSEC1_TXD2/GPIO2_15

TSEC1_TXD3/GPIO2_16

TSEC1_TX_EN/GPIO2_12

TSEC1_RX_DV/GPIO2_18

TSEC1 RX CLK/GPIO2 19

TSEC1⁻ GTX CLK/TSEC1⁻ TX CLK/GPIO2 17

TSEC1 GTX CLK125/GPIO2 24

GPIO1 8/TSEC2 RXD0/USB2 D0

GPI01 9/TSEC2 RXD1/USB2 D1

GPI01_10/TSEC2_RXD2/USB2_D2

GPIO1_11/TSEC2_RXD3/USB2_D3

GPI01 1/TSEC2 TXD0/USB2 D4

GPI01 2/TSEC2 TXD1/USB2 D5

GPIO1_3/TSEC2_TXD2/USB2_D6

GPIO1_4/TSEC2_TXD3/USB2_D7

GPIO1 6/TSEC2 BX DV/USB2 NXT

GPI01 7/TSEC2 RX CLK/USB2 DIR

GPIO1_5/TSEC2 GTX CLK/TSEC2 TX CLK/USB2 CLK

TSEC_1588 TRIG IN1/TSEC2 GTX CLK125/USB2 PWREFAULT/GPIO1_13 GPIO1_0/TSEC2 TX_EN/USB2_STP

TSEC 1588 CLK IN/USB1 PWRFAULT/GPIO1 12

TSEC 1588 CLK OUT/GPIO1 15

TSEC_1588_PULSE_OUT1/GPIO1_16

TSEC_1588_ALARM_OUT1/GPIO1_14

EC MDIO

EC MDC

<Value>

U?H

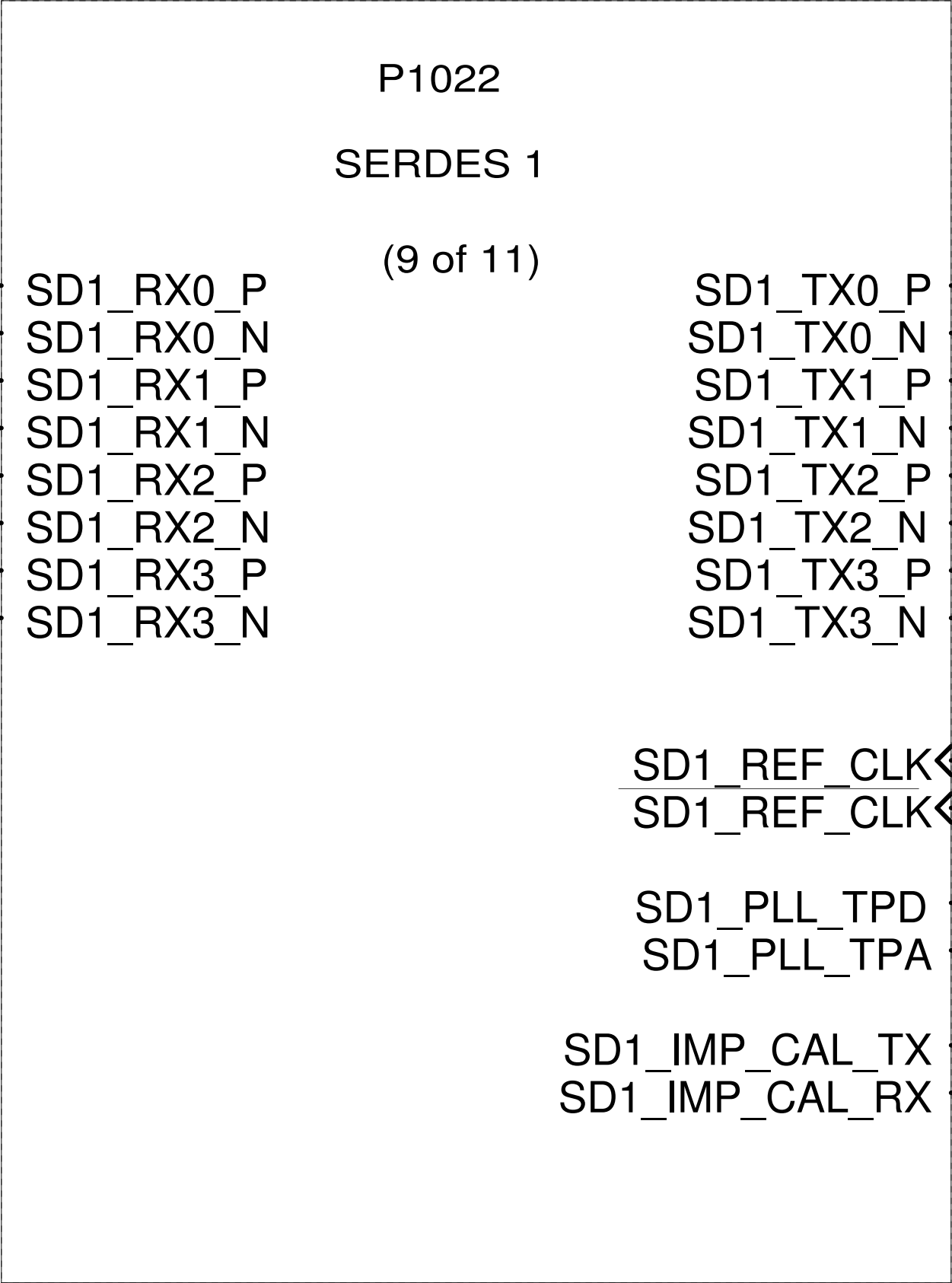
P1022

USB Interface

(8 of 11)	USB1_D0/GPIO2_11	V26
	USB1_D1/GPIO2_10	V25
	USB1_D2/GPIO2_9	W28
	USB1_D3/GPIO2_8	V24
	USB1_D4/GPIO2_7	W26
	USB1_D5/GPIO2_6	W24
	USB1_D6/GPIO2_5	Y25
	USB1_D7/GPIO2_4	Y24
	USB1_STP/GPIO2_1	V29
	USB1_NXT/GPIO2_0	U26
	USB1_CLK/GPIO2_2	W27
	USB1_DIR/GPIO2_3	V28

<Value>

U?I



<Value>

U?J

P1022			AD11
IEEE1588 Interface			AD19
(10 of 11)			F24
F23	SPI_MISO/LWE3/GPIO1_18	SDHC_CMD/GPIO1_24	D26
C25	SPI_MOSI/LWE2/GPIO1_17	SDHC_DAT0/GPIO1_25	C28
B27	SPI_CS0/SDHC_DAT4/LAD28/GPIO1_20	SDHC_DAT1	D27
B28	SPI_CS1/SDHC_DAT5/LAD29/GPIO1_21	SDHC_DAT2	E26
C27	SPI_CS2/SDHC_DAT6/LAD30/GPIO1_22	SDHC_DAT3/GPIO1_26	C29
E25	SPI_CS3/SDHC_DAT7/LAD31/GPIO1_23	SDHC_CLK/GPIO1_27	G24
D25	SPI_CLK/LDP2/GPIO1_19	SDHC_CD/GPIO1_28	F25
G26	SSI_TCK/DMA_DACK1/TDM_TCK/GPIO3_6	SDHC_WP/GPIO1_29	AD12
F26	SSI_TFS/DMA_DDONE1/TDM_TFS/GPIO3_7	SDAVSS	AE19
E29	SSI_TXD/DMA_DREQ1/TDM_TXD/GPIO3_8	SDAVSS2	

<Value>

U?K

P1022

SERDES 2

(11 of 11)

AG18

AH18

AH21

AG21

SD2_RX0_P

SD2_RX0_N

SD2_RX1_P

SD2_RX1_N

SD2_TX0_P

SD2_TX0_N

SD2_TX1_P

SD2_TX1_N

AE17

AF17

AE21

AD21

SD2_REF_CLK< AJ20

SD2_REF_CLK< AJ19

SD2_PLL_TPD AD18

SD2_PLL_TPA AF19

SD2_IMP_CAL_TX AC20

SD2_IMP_CAL_RX AJ17

<Value>