



i.MX 8ULP应用处理器系列

i.MX8ULP

Last Updated: Dec 17, 2024

i.MX 8ULP跨界应用处理器系列通过EdgeLock®安全区域将超低功耗处理和高级集成安全性带到了智能边缘。

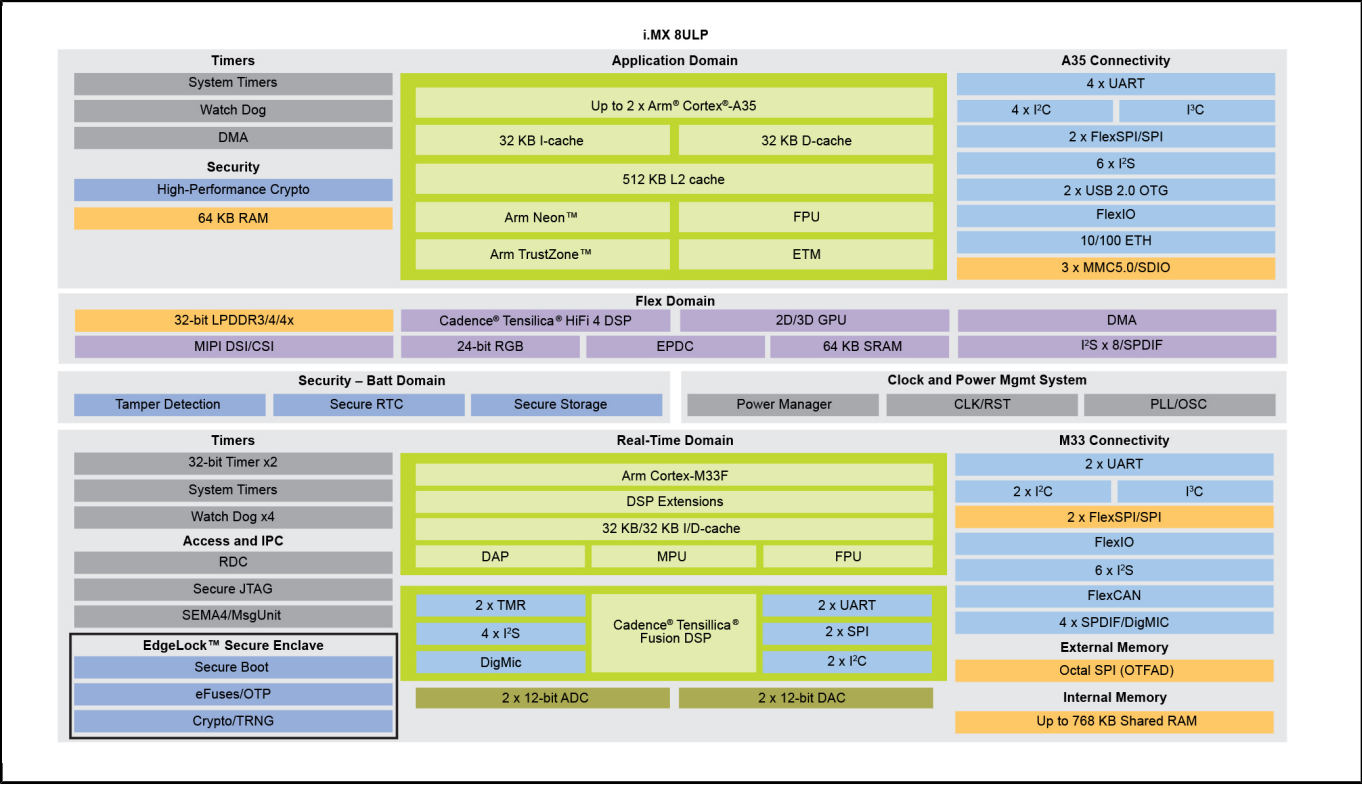
在芯片层面优化能耗对于设计节能边缘系统变得越来越重要。恩智浦在i.MX 8ULP处理器上实现了创新的Energy Flex架构，以独特的方式将异构域计算、设计技术和处理技术相结合。专用电源管理子系统提供20多种电源模式组合，可在各种应用中提供卓越的效率。

恩智浦长期以来致力于打造强大的安全解决方案，我们的EdgeLock安全区域经过预配置，简化了复杂的安全部署，既能够加快产品上市速度，又能够帮助设计人员规避代价高昂的配置错误。i.MX 8ULP处理器还通过了PSA和SESIP 2级认证，让设备制造商在设计阶段便可保证安全性。

i.MX 8ULP系列具有两个Arm®Cortex®-A35内核(运行频率为800MHz)、一个Arm Cortex-M33内核、3D/2D图形处理单元(GPU)和一个用于低功耗音频/语音和边缘AI/ML处理的Cadence®Tensilica®Hifi 4 DSP和Fusion DSP。

i.MX 8应用处理器是恩智浦EdgeVerse™边缘计算平台的一部分。

i.MX8ULP应用处理器 Block Diagram



View additional information for [i.MX 8ULP应用处理器系列](#).

Note: The information on this document is subject to change without notice.