



基于**ARM11™**内核的多媒体应用处理器 - 图像处理单元

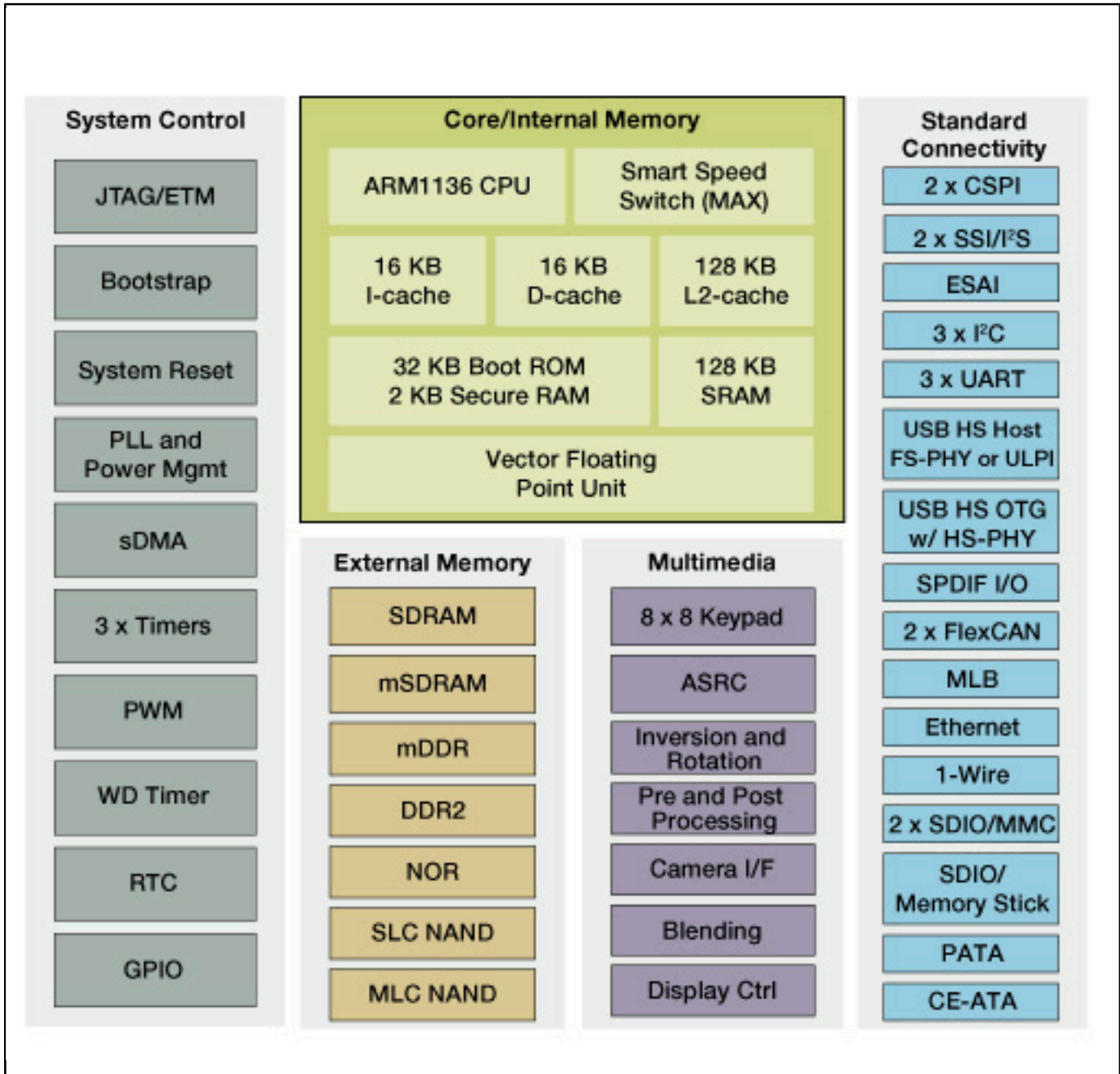
i.MX355

Last Updated: Apr 8, 2022

i.MX355处理器充分利用了532 MHz ARM11™内核的优势，具有图像处理单元的优点。i.MX355集成了多声道(5.1)音频增强串行音频接口(或ESAI)、压缩数字音频连接用SPDIF/I/O和面向具有不同采样频率的混合数字内容的高级采样率转换器(ASRC)。为了提供灵活的连接选项，i.MX355集成了两个CAN模块、媒体本地总线(或MLB)、以太网，并能够通过SDIO或USB端口连接外部无线模块。为降低系统成本，在Host端口上添加了全速PHY，在OTG端口上添加了高速PHY。支持3.3V SDRAM、DDR2和多级单元NAND等成本更低的存储器。还包括存储器件连接P-ATA和CE-ATA。

i.MX355由与之配套的恩智浦电源管理IC (PMIC)，MC13892和MMPF0100提供支持。

i.MX355 Applications Processor Block Diagram Block Diagram



View additional information for [基于ARM11™内核的多媒体应用处理器 - 图像处理单元](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.