



多媒体应用处理器 - 数据连接, ARM11™内核

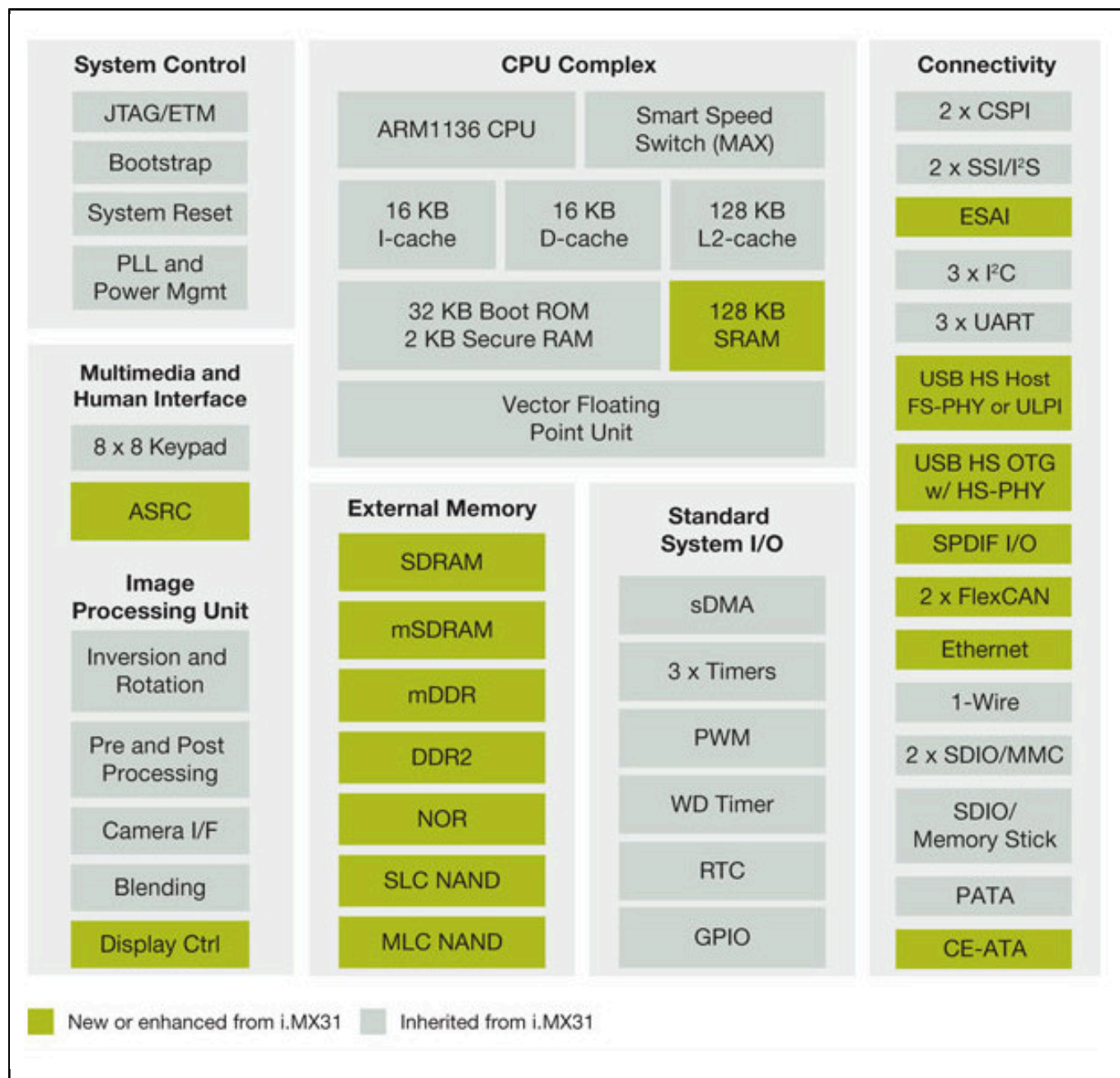
i.MX353

Last Updated: Dec 17, 2024

恩智浦基于ARM11™的i.MX353多媒体应用处理器主要面向消费电子和工业控制应用。为了降低BOM成本, 它封装了多种连接选项, 包括UART、SPI、以太网、两个控制器局域网(CAN)模块、两个带有集成PHY的USB端口、ESAI和3个MMC/SD/SDIO端口。i.MX353能够通过USB或SDIO端口连接外部无线模块, 并通过CE-ATA或PATA支持外部存储器。由于支持DDR2和多级单元NAND等高性价比的存储器选项, 系统成本得以降低, 并为设计工程师提供了极佳的灵活性。

i.MX353由与之配套的恩智浦电源管理IC (PMIC)、MC13892和MMPF0100提供支持。

i.MX353 Multimedia Applications Processor Block Diagram Block Diagram



View additional information for [多媒体应用处理器 - 数据连接, ARM11™内核](#).

Note: The information on this document is subject to change without notice.