具有多个**SMPS**的高压**PMIC**

VR5500

Last Updated: Dec 18, 2024

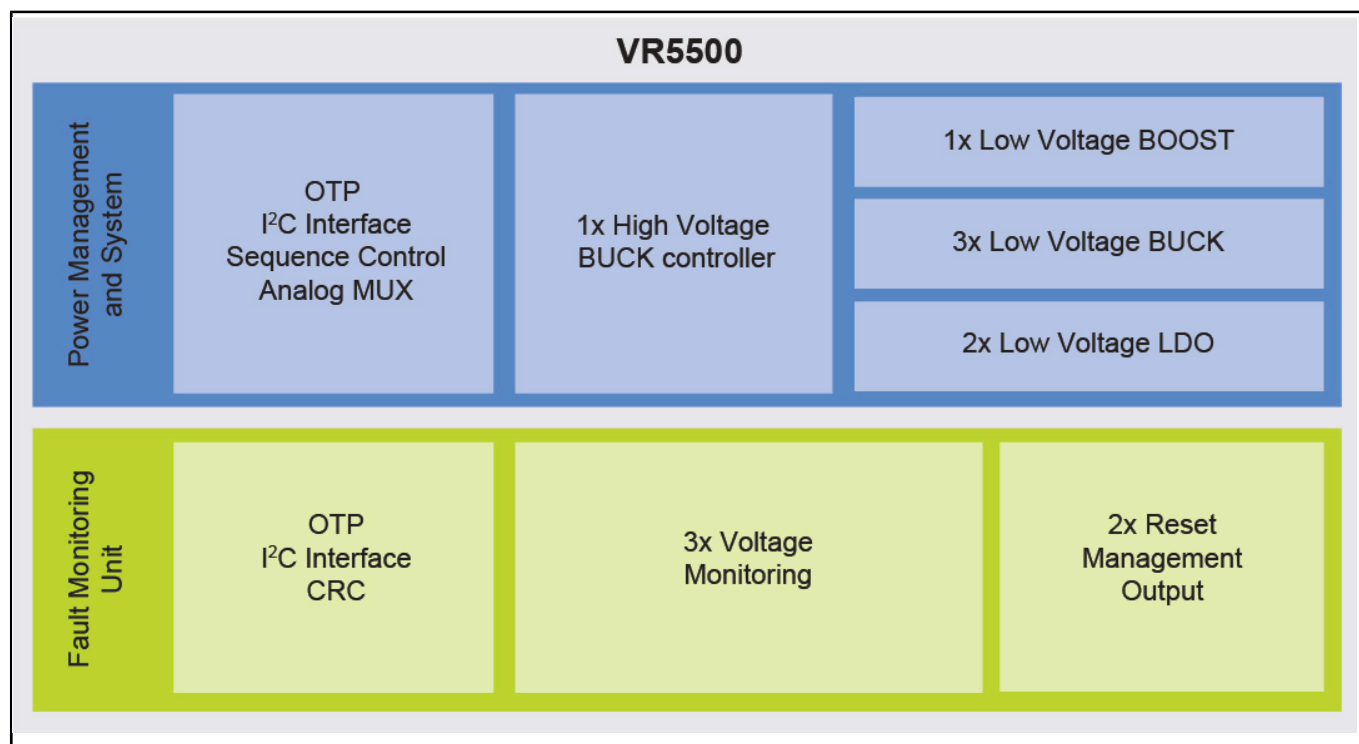VR5500是一款汽车高压多输出电源集成电路，专用于无线电、远程信息处理和信息娱乐应用。它包括多个开关模式和线性稳压器。

它提供外部频率同步输入和输出，以优化系统EMC性能。

提供多种可编程功能，可选择输出电压设置、工作频率和上电顺序，以满足多种应用需求。

PMIC属于一个完整的设备系列，在电源和安全性方面具有可扩展性，与FS84 (ASIL B)和FS85 (ASIL D)引脚到引脚和软件兼容。

VR5500, High Voltage PMIC Block Diagram Block Diagram

VR5500

Power Management and System

OTP
I²C Interface
Sequence Control
Analog MUX

1x High Voltage
BUCK controller

1x Low Voltage BOOST

3x Low Voltage BUCK

2x Low Voltage LDO

Fault Monitoring Unit

OTP
I²C Interface
CRC

3x Voltage
Monitoring

2x Reset
Management
Output

View additional information for 具有多个SMPS的高压PMIC.

Note: The information on this document is subject to change without notice.