



面向低功耗**LS1**通信处理器的多路输出 **DC-DC**稳压器

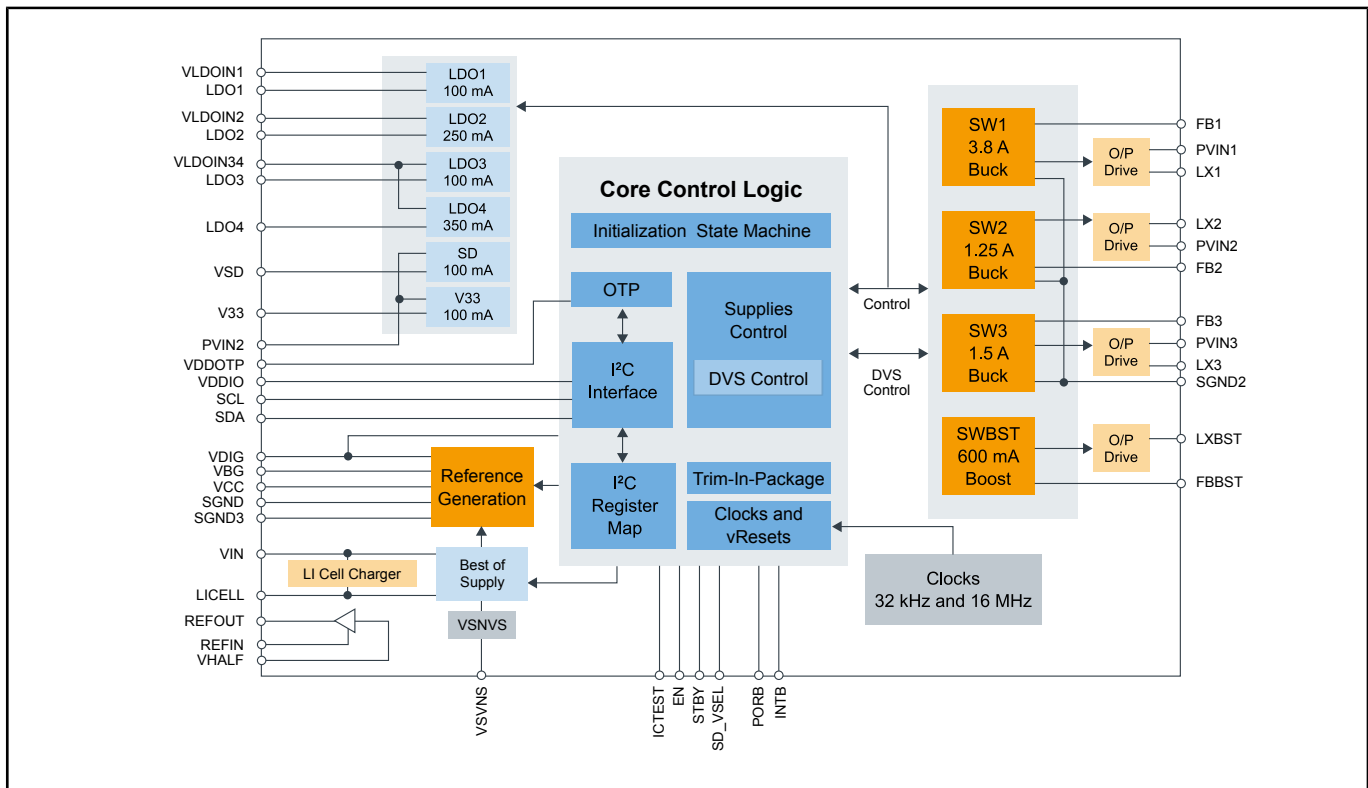
VR5100

Last Updated: Dec 18, 2024

VR5100是一款高性能多路输出**DC-DC**稳压器，设计用于为**LS1012A**和**LS1024A**等单核或双核处理器供电。它包含**3**个降压稳压器、**6**个**LDO**和**1**个升压稳压器，可提供完整的电源管理解决方案，适用于网络连接存储、电池供电的移动NAS、IoT网关，以及家庭和工厂自动化系统。

VR5100采用低静态电流架构，支持在低负载的情况下实现高效运行，从而延长电池使用时间。高频运行使得整个解决方案的尺寸缩减到**0.5**平方英寸以下。高功率**QFN**封装可在高环境温度下保持较低的结温。

VR5100 Block Diagram



View additional information for [面向低功耗LS1通信处理器的多路输出DC-DC稳压器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.