



Arm® Cortex®-A5 + Cortex-M4 MPU, 1.5 MB SRAM, LCD, 安全, 以太网, L2 交换机

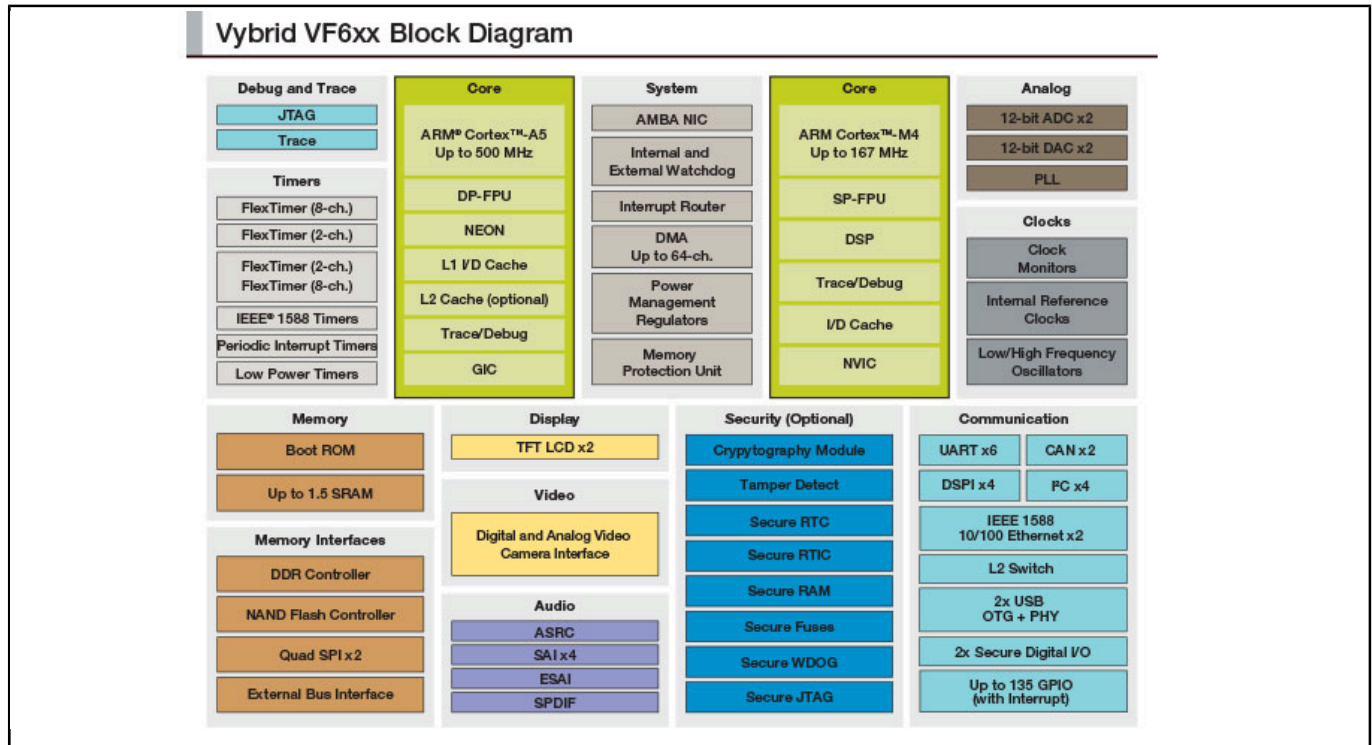
VF6xx

Last Updated: Jan 10, 2023

VF6xx系列是异构双核解决方案，集成了Arm® Cortex®-A5和Cortex-M4内核。VF6xx设备包括：

- 两个带集成式PHY的USB 2.0 OTG控制器、两个带L2交换功能的10/100以太网控制器。
- 高达1.5 MB的片上SRAM以及一套丰富的通信、数据连接和人机接口(HMI)。
- 它所具备的防克隆、防篡改、安全引导以及高级加密硬件等特性可提供最高水平的安全性和准确性。
- 多个串行接口，如UART，可支持ISO 7816 SIM/智能卡、SPI和I2C及双CAN模块。
- 与各种外设和存储器连接的接口，适用于系统扩展和数据存储。

VF6xx Block Diagram Block Diagram



View additional information for [Arm® Cortex®-A5 + Cortex-M4 MPU](#), 1.5 MB SRAM, LCD, 安全, 以太网, L2交换机.

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.