



具备待机/睡眠模式和看门狗的微型高速 **CAN**系统基础芯片

UJA1167ATK

Last Updated: Dec 18, 2024

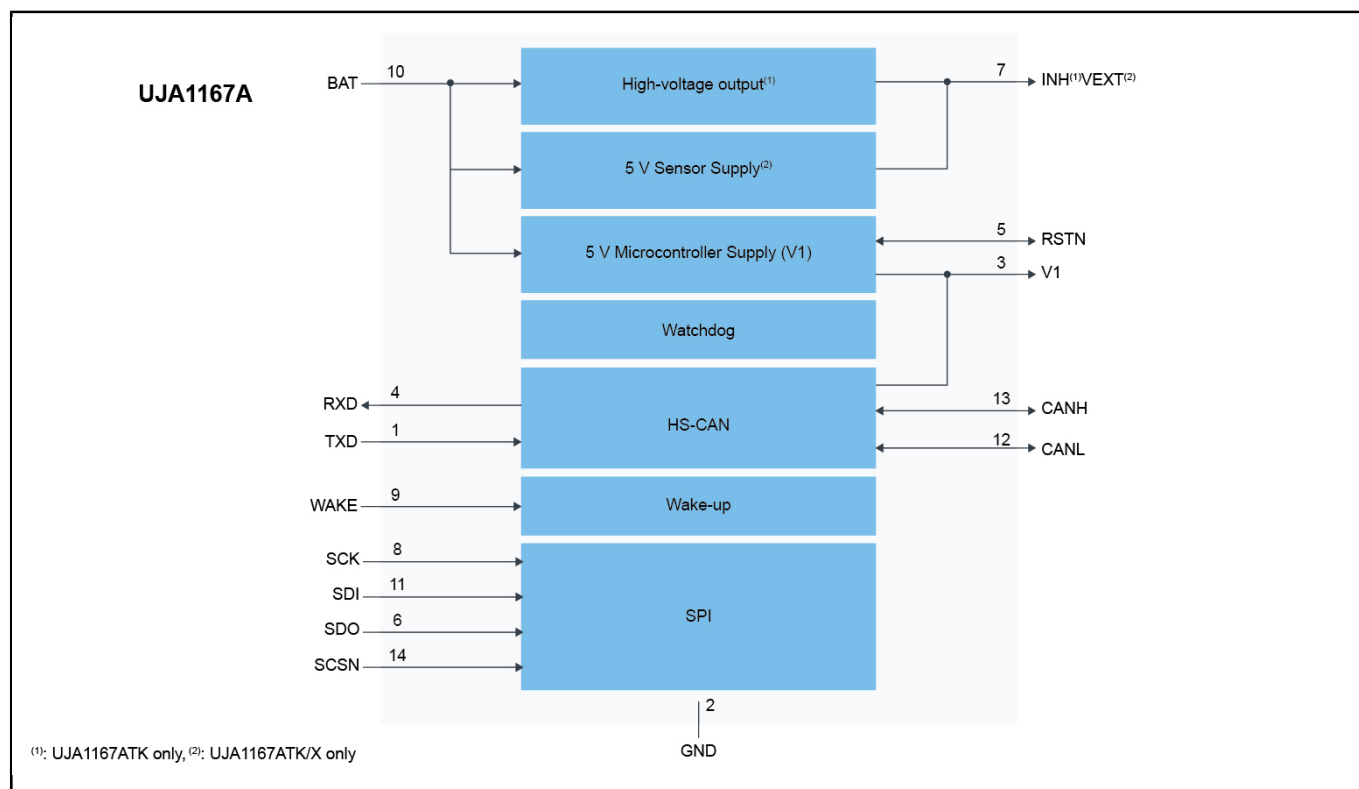
UJA1167ATK是微型高速CAN系统基础芯片(SBC)，包含符合ISO 11898-2:2016和SAE J2284-1到SAE J2284-5标准的HS-CAN收发器和用于MCU的集成式5 V/100 mA电源。它还具有看门狗和串行外设接口(SPI)。

UJA1167ATK可在具有总线和本地唤醒功能的极低电流待机模式和睡眠模式下工作，支持符合11898-2:2016标准的自主CAN偏置。微控制器电源在睡眠模式下关断。

UJA1167ATK版本包含用于控制外部稳压器的电池相关型高压输出(INH)，而UJA1167ATK/X则配备了5 V传感器电源(VEXT)。在CAN FD快速相位下，即使数据速率高达5 Mbit/s，此实施也能实现可靠的通信。

一些配置设置存储在非易失性存储器中，使SBC可适用于特定应用。因此可以配置UJA1167ATK的上电特性以满足不同应用的要求。

UJA1167ATK Mini SBC Block Diagram Block Diagram



View additional information for [具备待机/睡眠模式和看门狗的微型高速CAN系统基础芯片](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.