



V2X通信用的软件定义的无线电

SAF5100

Last Updated: Dec 16, 2024

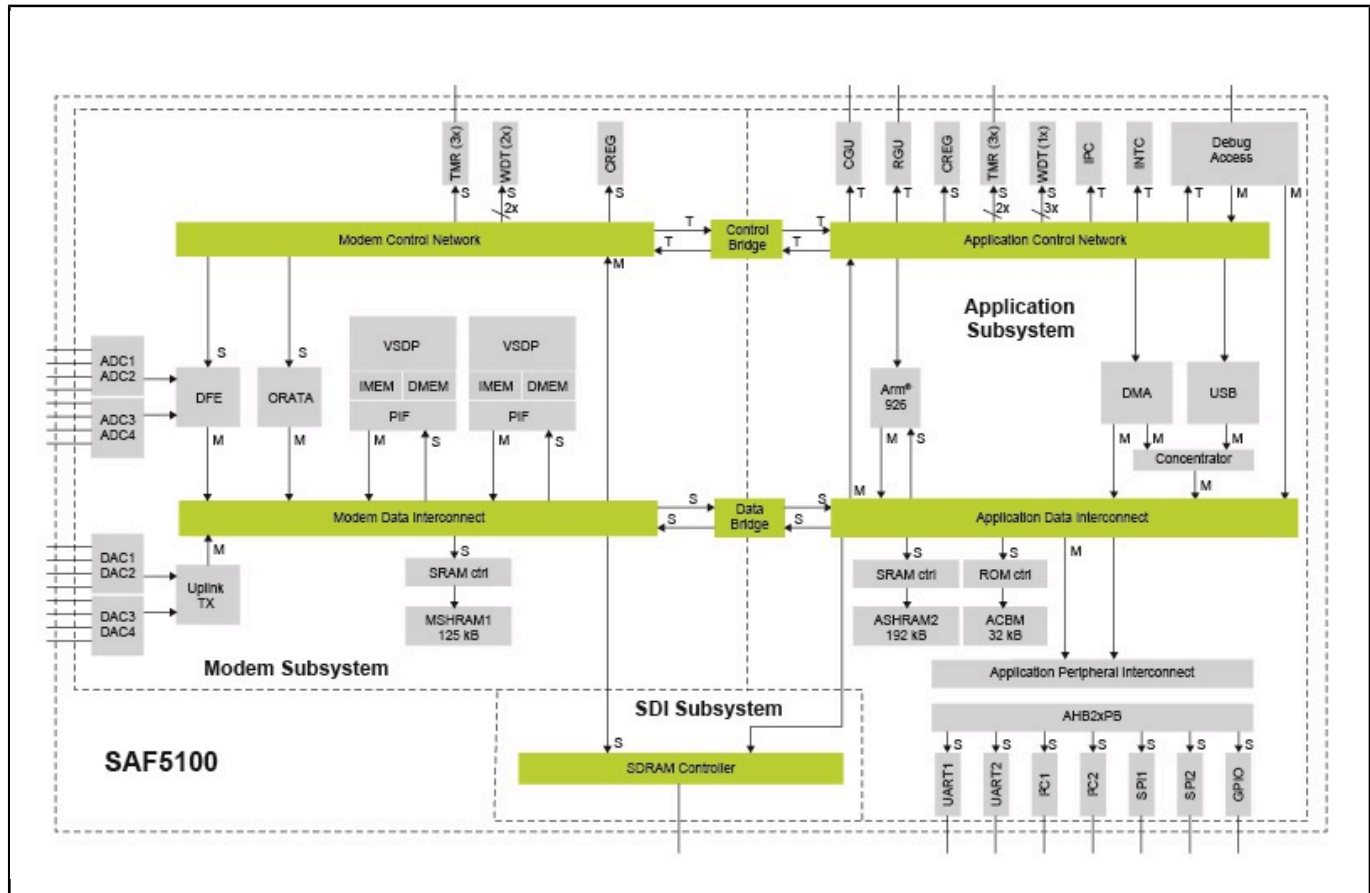
SAF5100采用球栅阵列(BGA)封装，占用的印刷电路板(PCB)面积小，适用于多层PCB。

SAF5100是基带处理器，包括模拟-数字转换器(ADC)和数字-模拟转换器(DAC)，用于连接外部收发器。数字组件包括：

- 用于高级无线(解)调制的数字信号处理器(DSP)
- 多个硬件加速器(HWA)，用于IEEE802.11p WiFi标准物理层(PHY)接收
- 一个微控制器内核，用于IEEE1609.4介质访问控制(MAC)/逻辑链路控制(LLC)处理
- 几个标准接口，含通用串行总线(Usb)和SPI，用于连接外部主机

SAF5100配有一个包含PHY/MAC (IEEE 802.11p&ETSI EN 302 663)和LLC (IEEE 1609.4&ETSI EN 302 663)的可执行固件，可加载到SAF 5100的RAM中。

Software Defined Radio Processor for V2X Communication Block Diagram Block Diagram



View additional information for [V2X通信用的软件定义的无线电](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.