



独立式**PCI Express X1 PHY**

PX1011B

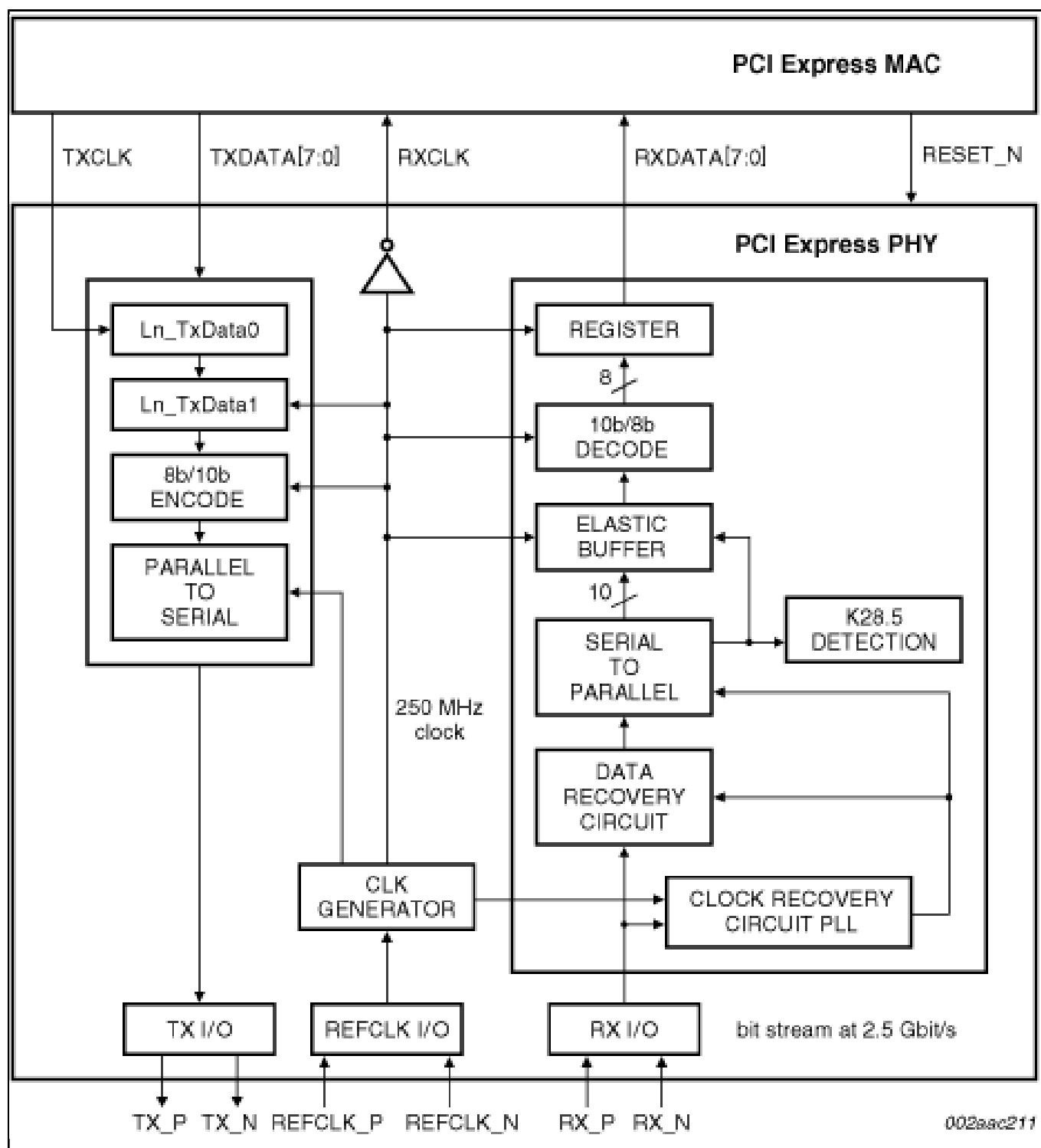
Last Updated: Mar 8, 2023

PX1011B是一款高性能低功耗的单通道**PCI Express**电气物理层(PHY)，可处理低级别**PCI Express**协议和信令。PX1011B **PCI Express PHY**兼容**PCI Express**基本规格、版本**1.0a**和版本**1.1**。PX1011B附带的功能包括时钟和数据恢复(CDR)、数据串行化和解串、8b/10b编码、模拟缓冲、弹性缓冲和接收器检测，并为媒体访问控制(MAC)层器件提供卓越的性能。

PX1011B是一款带有**8**位数据PXPIPE接口的**2.5 Gbit/s PCI Express PHY**。其PXPIPE接口是**PCI Express (PIPE)**规格的PHY接口的超集，经过了增强并适合为发送和接收数据而引入源同步时钟的片外应用。**8**位数据接口在**SSTL_2**信号标准下的工作频率为**250 MHz**。**SSTL_2**信号兼容**FPGA**产品的I/O接口。

PX1011B **PCI Express PHY**支持高级电源管理功能。PX1011BI适用于工业温度范围(**-40 °C**至**+85 °C**)。提供符合汽车电子**AEC-Q100**标准的版本**PX1011B-EL1/Q900**。

Block diagram: PX1011B-EL1, PX1011BI-EL1 Block Diagram



View additional information for [独立式PCI Express X1 PHY](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.