



PF9453：适用于i.MX 91和简单Linux平台的低功耗多轨PMIC

PF9453

Preproduction

本页介绍的产品处于样品阶段。此处的产品技术规格和信息如有变更，恕不另行通知。如需了解更多信息和样品供货情况，请联系恩智浦支持服务或恩智浦当地销售人员。

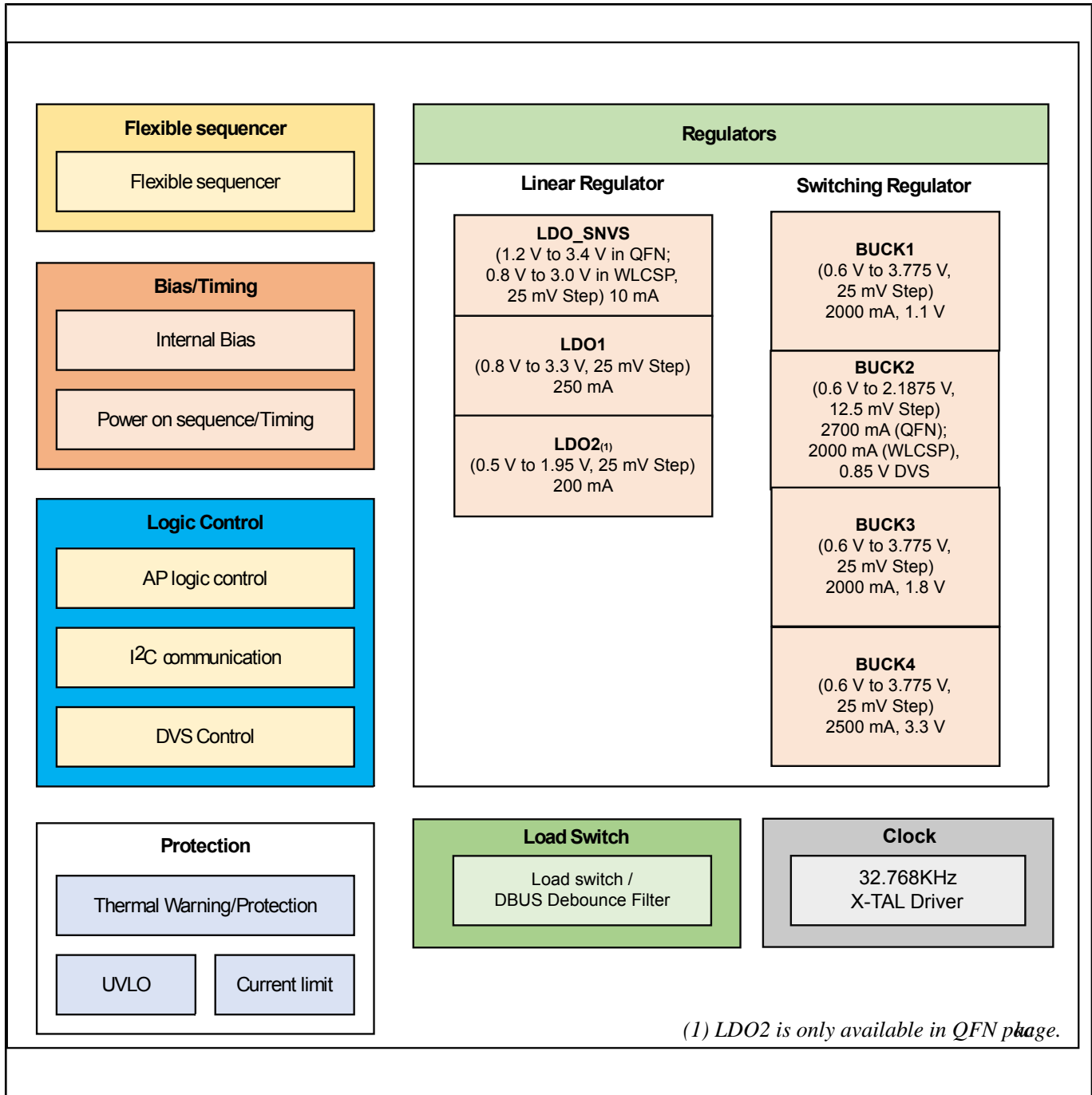
Last Updated: Aug 27, 2024

PF9453是专为i.MX 91处理器设计的单芯片电源管理IC（PMIC）。它为物联网、智能家电以及要求小尺寸和高能效的便携式应用提供电源解决方案。该器件提供4个高效降压稳压器、3个LDO、1个400mA负载开关和32.768KHz晶振驱动器。

一个降压稳压器支持动态电压调节（DVS）以及可编程的上升和下降时间。该器件的工作温度范围为-40°C至105°C，是工业、扩展工业和消费电子市场的理想选择。4个降压稳压器用于为i.MX 91处理器及相关DRAM存储器供电。

一个常开LDO用于安全非易失性存储（SNVS）核心电源，两个LDO用于为处理器和外设供电。一个400mA负载开关向SD卡提供3.3V电源，SD卡有一个内部放电电阻，用于在设备关闭时释放输出中存储的电荷，以保证安全。PF9453采用40引脚HVQFN封装（5mmx5mm，0.4mm间距），36凸点晶圆级CSP封装（2.48mmx2.48mm，0.4mm间距）。

PF9453 Block Diagram



View additional information for PF9453: [适用于i.MX 91和简单Linux平台的低功耗多轨PMIC.](#)

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.