



34 x 128像素矩阵驱动器

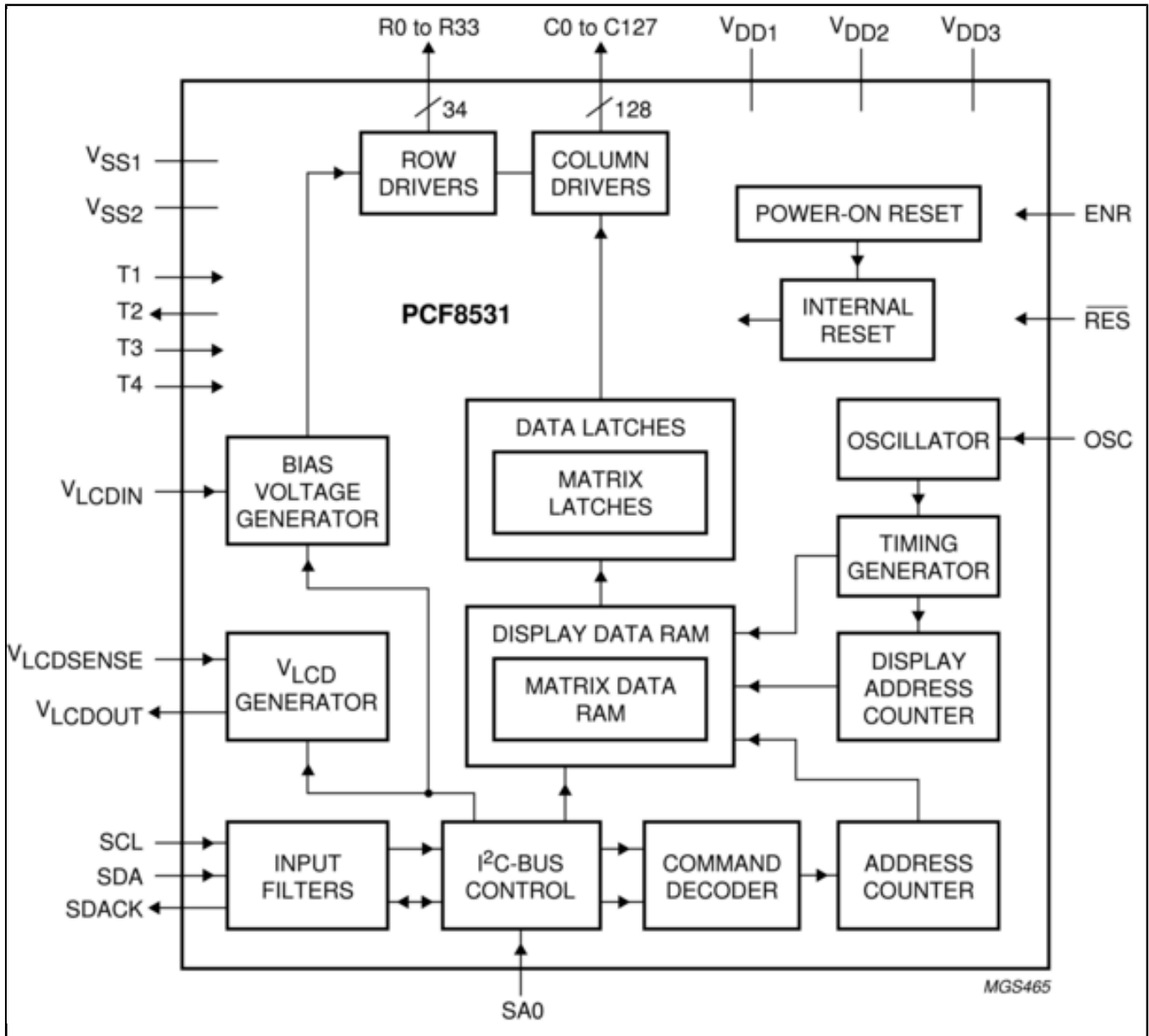
PCF8531U

Last Updated: Apr 8, 2022

PCF8531是一款低功率CMOS LCD行和列驱动器，为驱动复用率为1:17、1:26和1:34的点阵图形显示而设计。而且，可驱动最多128个图标。单个芯片提供了显示所需的所有功能，包括片上生成VLCD和LCD偏置电压，从而实现最少的外部组件和低功耗。PCF8531兼容大多数微控制器并通过两线双向I²C总线进行通信。所有输入均为CMOS兼容。

备注：图标模式用于减少电流消耗。当仅显示图标时，可使用更低的工作电压VLCD并降低LCD输出的切换频率。在大多数应用中，可将VDD用作VLCD。

Block diagram: PCF8531U Block Diagram



View additional information for [34 x 128像素矩阵驱动器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.