



并行总线到**1**通道**Fm+** I²C总线控制器

PCA9661B

Archived

本页面包含有关样品阶段产品的信息。此处的规格和信息如有更改，恕不另行通知。如需了解其他信息，请联系支持人员或您的销售代表。

Last Updated: Sep 16, 2024

PCA9661B器件“不建议用于新设计”，请使用替换部件 PCA9665APW

PCA9661是一款高级的单主器件模式I²C总线控制器。它属于第四代总线控制器，主要用于数据密集型I²C总线数据传送。其具备一条I²C总线通道，使用快速模式**Plus (Fm+)**开漏技术使数据速率高达**1 Mbits/s**。串行通道具有宽大的**4352**字节数据缓冲器，使PCA9661成为任何需要以最小中断传送和接收大量串行数据的CPU的理想同伴。

PCA9661是一款**8**位并行总线至I²C总线协议转换器。可配置为与一个串行序列中的最多**64**个从器件进行通信而不会干扰CPU。控制器还具备序列循环控制功能，允许其自动重发储存的序列。

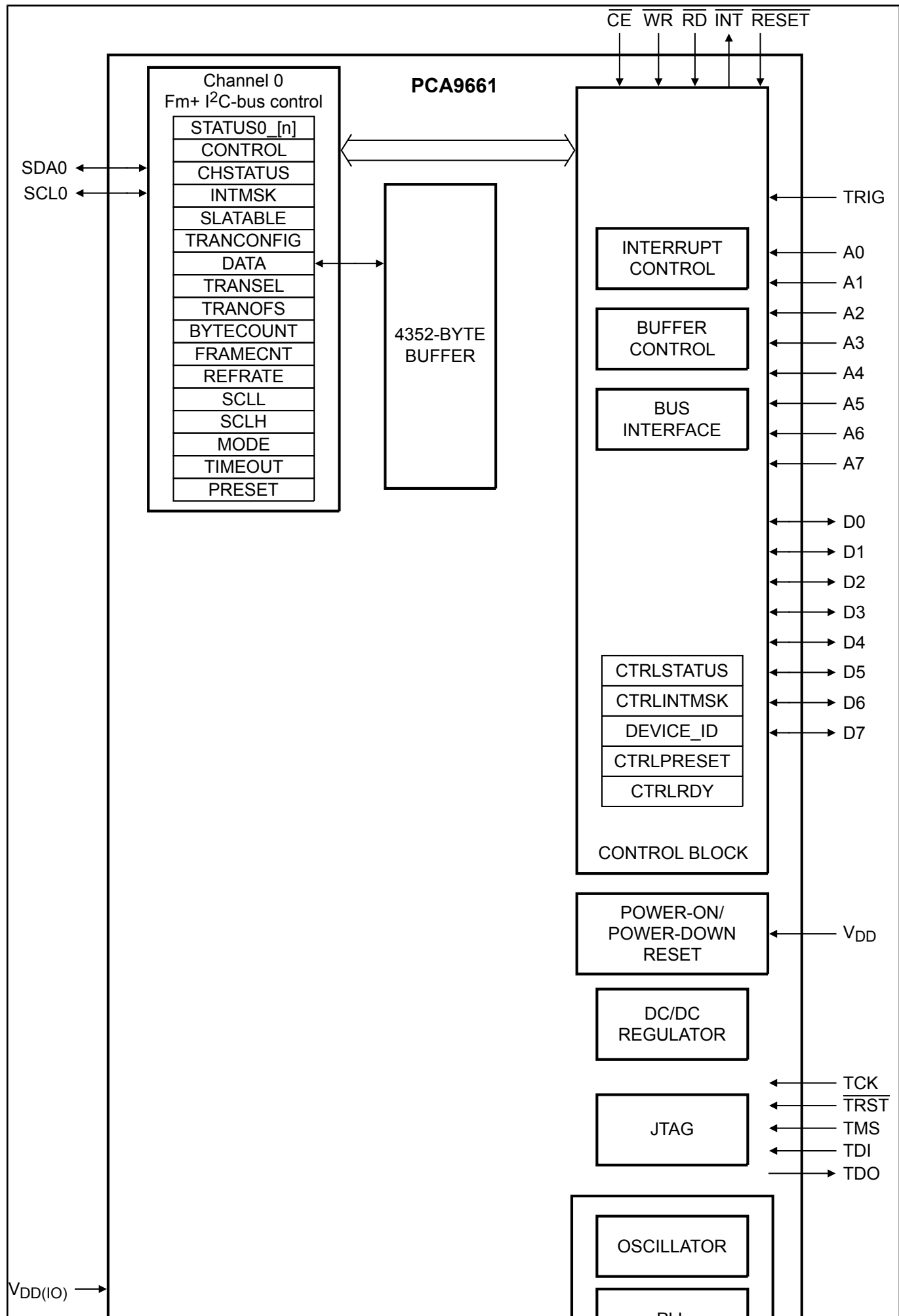
其板载振荡器和PLL允许控制器为I²C总线和序列循环中使用的间隔定时器生成时钟。当在容错应用中需要进行数据刷新时，此功能极大地减少CPU开销。

外部触发器输入允许数据与外部事件同步。触发器信号会控制经由I²C总线重发已储存序列的速率。

在交易级、通道级和控制器级处理错误报告。简易的中断树和中断屏蔽允许进一步自定义中断管理。

控制器并行总线接口运行于**3.3V**而I²C总线I/O逻辑电平以**3.0V**至**5.5V**范围的专用VDD(IO)输入引脚为参考。

PCA9661框图 Block Diagram



View additional information for [并行总线到1通道Fm+ I2C总线控制器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.