



四路**6**位多路复用的**I²C**总线**EEPROM** **DIP**开关

PCA9561

Archived

本页面包含有关样品阶段产品的信息。此处的规格和信息如有更改，恕不另行通知。如需了解其他信息，请联系支持人员或您的销售代表。

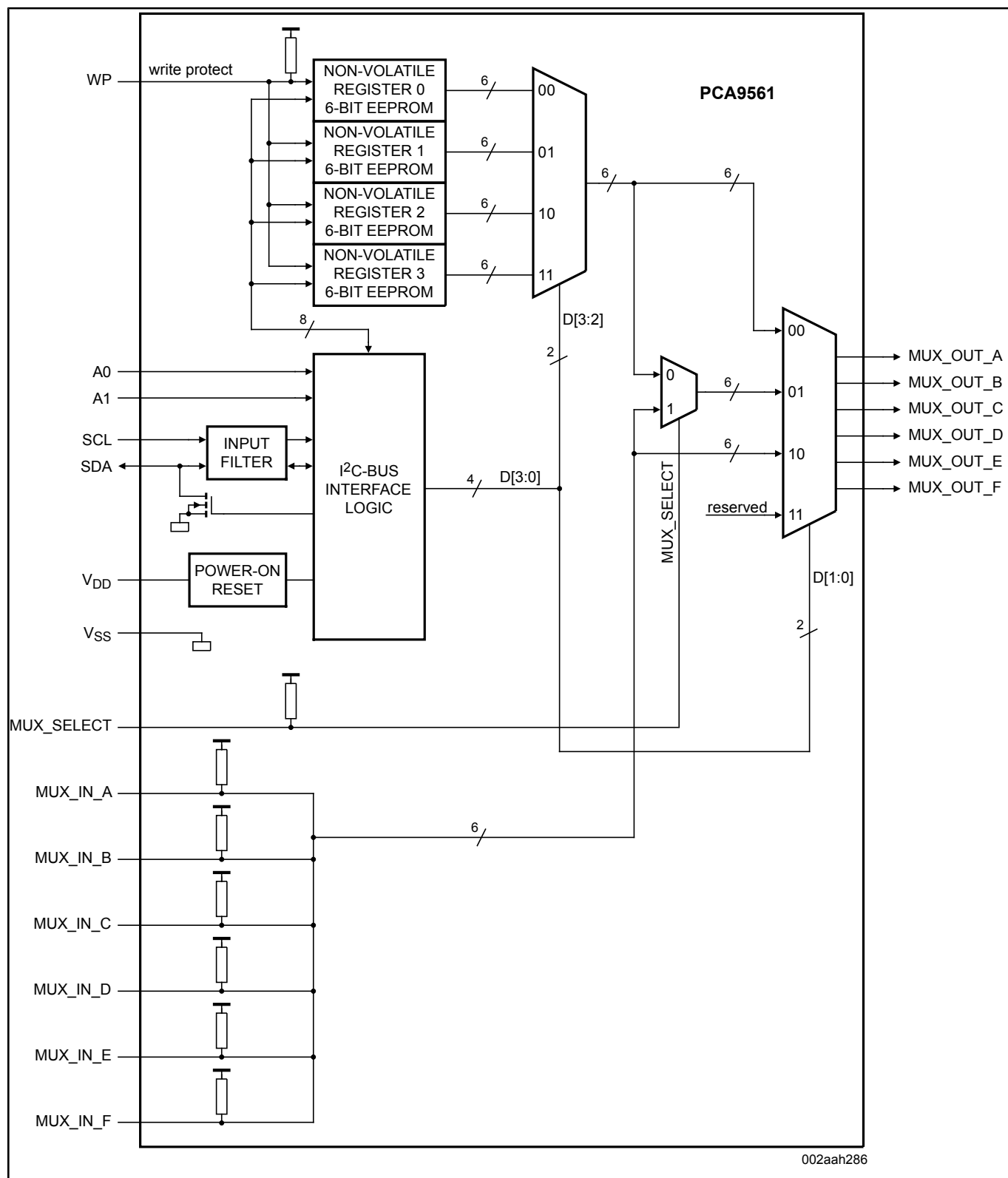
Last Updated: Feb 4, 2025

PCA9561是一款20引脚CMOS器件，由四个**6**位非易失性**EEPROM**寄存器、六个硬件引脚输入和一个**6**位多路复用输出组成。用于无**DIP**开关或无跳线系统配置并支持移动和桌面**VID**配置，其中五个预设值（四组内部非易失性寄存器和一组外部硬件引脚）为各种性能或电池节能睡眠模式中的工作设置处理器电压。由于通过**I²C**/**SMBus**可轻松更改设置而无需关闭设备电源以打开机柜，所以当**PCA9561**用于替换**DIP**开关或跳线时其在服务器和电信/网络应用中也很有用。非易失性存储器会保留电源关闭前所选的最新设置。

当用于**CPU VID**（电压识别代码）配置时，**PCA9561**一般放在**CPU**和电压调节器模块(**VRM**)之间。如果想要增加**CPU**电压，则其用于旁通**CPU**定义的**VID**值并向**VRM**提供一组不同的**VID**值。伴随**CPU**频率增加的**CPU**电压增加会带来最大**7.5 %**的性能提升。更低的**CPU**电压会降低功耗。**PCA9561**相比诸如**PCA9559**或**PCA9560**等旧款器件的主要优势是其包含四个内部非易失性**EEPROM**寄存器而非仅仅一个或两个，允许进行五个独立设置，能根据特定应用进行更精确的**CPU**电压调整。

PCA9561具有两个地址引脚，允许在同一**I²C**总线或**SMBus**上安置最多四个器件。

PCA9561 Block Diagram Block Diagram



View additional information for [四路6位多路复用的I²C总线EEPROM DIP开关](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.