



# 双路**5**位多路复用**1**位闭锁的**I<sup>2</sup>C EEPROM** **DIP**开关

## **PCA9560**

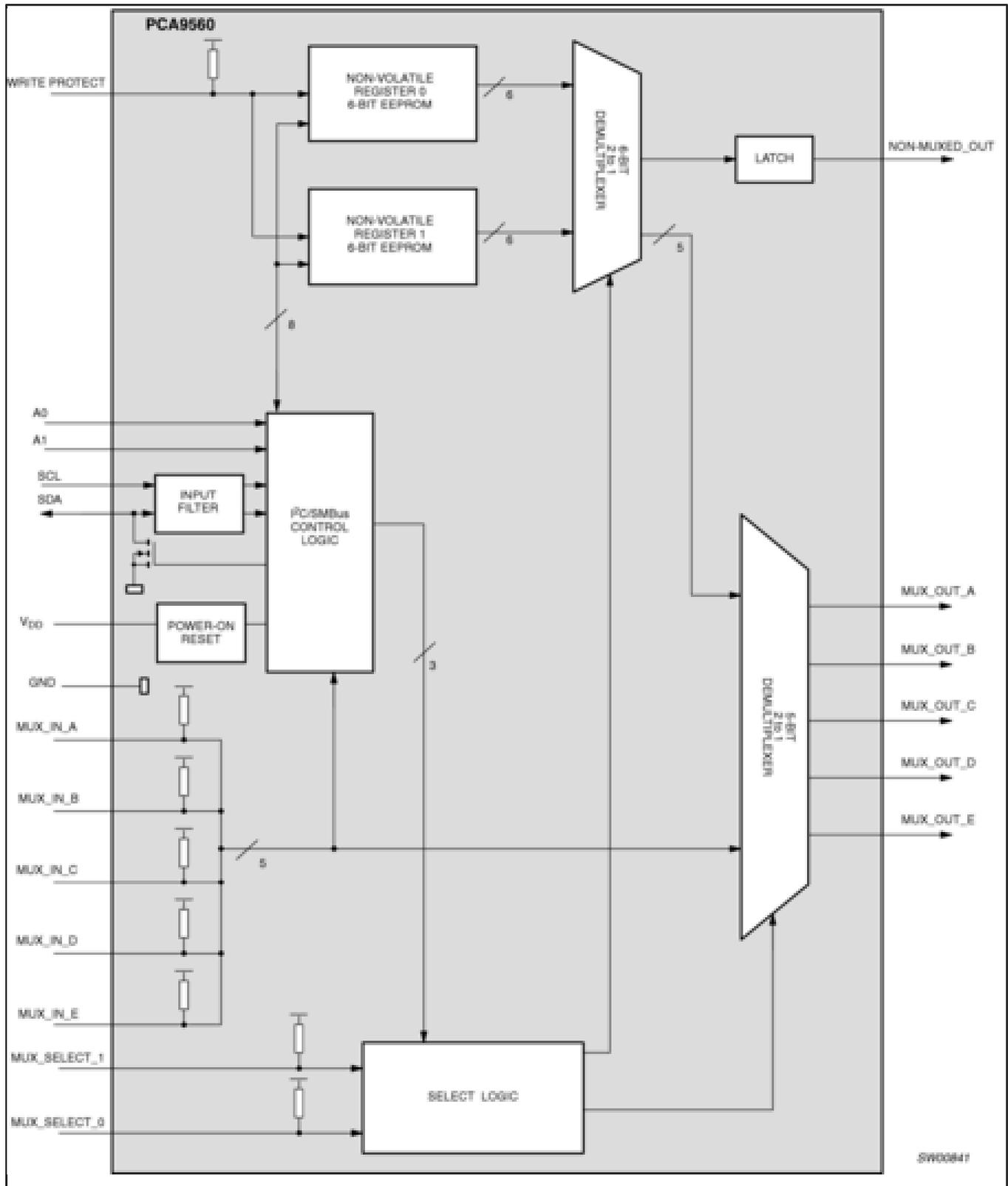
Last Updated: Sep 17, 2025

PCA9560是一款20引脚CMOS器件，由两个6位非易失性EEPROM寄存器、5个硬件引脚输入和带有一个闭锁EEPROM位的5位多路复用输出组成。用于无DIP开关或无跳线系统配置并支持移动和桌面VID配置，其中3个预设值（2组内部非易失性寄存器和1组外部硬件引脚）为性能、深睡眠或更深睡眠模式中的工作设置处理器电压。由于通过I<sup>2</sup>C/SMBus可轻松更改设置而无需关闭设备电源以打开机柜，所以当PCA9560用于替换DIP开关或跳线时其在服务器和电信/网络应用中也很很有用。非易失性存储器会保留电源关闭前所选的最新设置。

当用于CPU VID（电压识别代码）配置时，PCA9560一般放在CPU和电压调节器模块（VRM）之间。如果想要增加CPU电压，则其用于旁通CPU定义的VID值并向VRM提供一组不同的VID值。伴随CPU频率增加的CPU电压增加会带来最大7.5pct的性能提升。更低的CPU电压会降低功耗。在此应用中PCA9560相比旧款PCA9559器件的主要优势是其包含两个内部非易失性EEPROM寄存器而非仅仅一个，允许进行三个独立设置（性能操作、深睡眠模式和更深睡眠模式）而非仅仅两个（性能操作和深睡眠模式）。PCA9560的引脚兼容并可直接取代PCA9559，无需任何软件修改。

PCA9560具有2个地址引脚，允许在同一I<sup>2</sup>C总线或SMBus上安置最多4个器件。

# PCA9560 Block Diagram Block Diagram



View additional information for [双路5位多路复用1位闭锁的I2C EEPROM DIP开关](#).

**Note:** The information on this document is subject to change without notice.

---

**[www.nxp.com](http://www.nxp.com)**

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.