



带有**2-kb EEPROM**的**8位I²C**总线和**SMBus I/O**端口

PCA9500

Last Updated: Dec 16, 2024

PCA9500是一款**8位I/O**扩展器，带有板载**2-kbit EEPROM**。

I/O扩展器的八个准双向数据引脚可独立分配为输入或输出以监视板卡电平状态或激活诸如**LED**等指示器件。系统主器件按与**PCF8574**相同的方式写入I/O配置引脚。每个输入或输出的数据保留在对应的输入或输出寄存器中。系统主器件可读取所有寄存器。

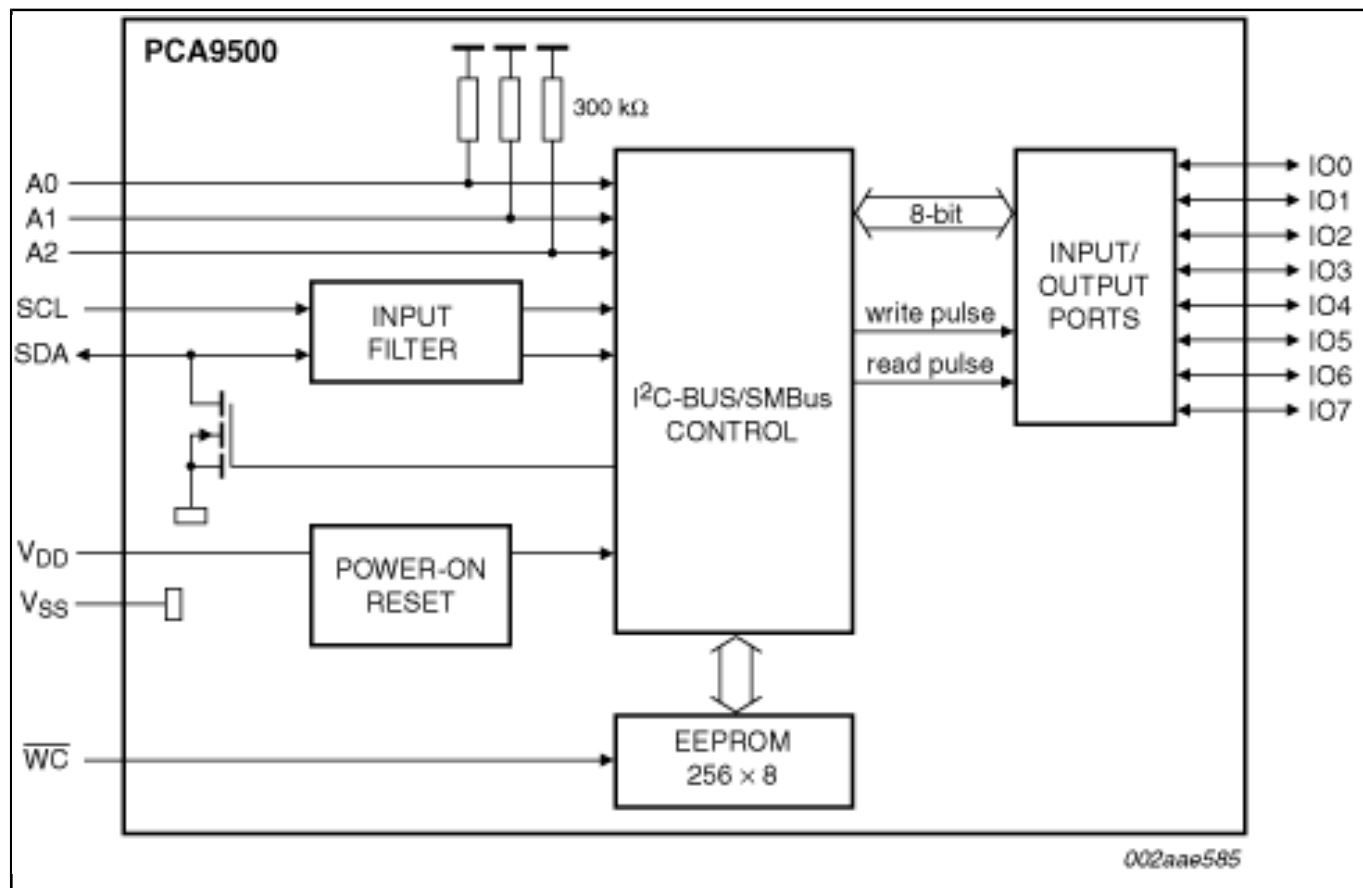
EEPROM可用于储存错误代码或板卡制造数据以便应用软件读回进行诊断，EEPROM包含在I/O扩展器封装内。

PCA9500有3个带有内部上拉电阻的地址引脚，允许最多**8**个器件共享共用的两线**I²C**软件协议串行数据总线。固定的**GPIO I²C**总线地址与**PCF8574**的相同而固定的**EEPROM I²C**总线地址与**PCF8582C-2**的相同，因此PCA9500看似是总线主器件的两个独立器件。

PCA9500支持热插入以便在背板系统上使用移动卡。

对于需要大量器件共享同一**I²C**总线或需要中断输出的系统，PCA9501可替代功能类似的PCA9500。

Block diagram: PCA9500BS, PCA9500D, PCA9500PW Block Diagram



View additional information for [带有2-kb EEPROM的8位I²C总线和SMBus I/O端口](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.