



# **80C51 8位微控制器系** **列，8KB/16KB/32KB/64KB** **OTP，512B/512B/512B/1KB RAM，低压** **（2.7至**5.5** V），低功率，高速（30/33** **MHz）**

## **P87C51RC2BBD**

Last Updated: Mar 8, 2023

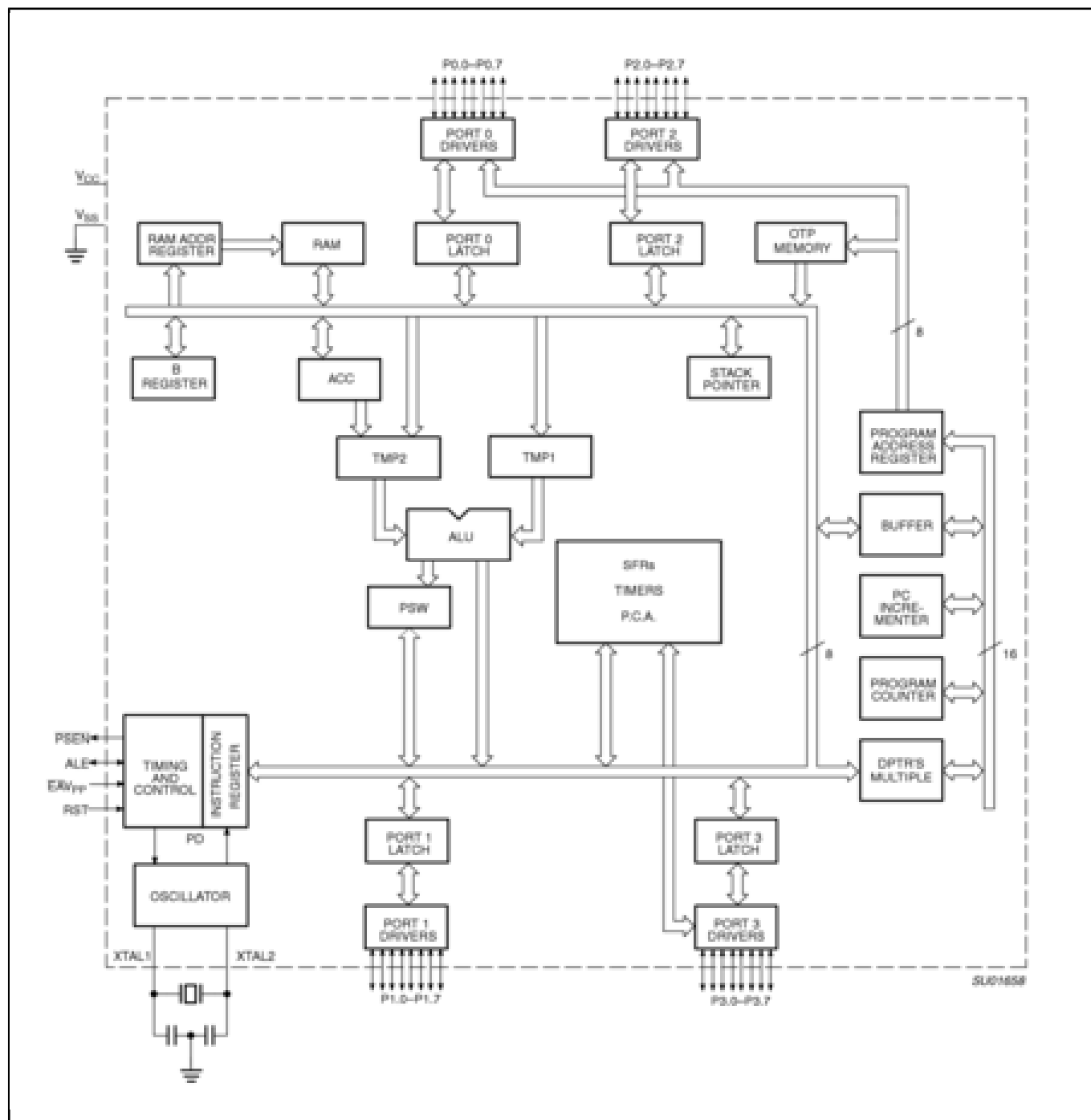
这些设备属通过高级CMOS工艺制造的单芯片8位微控制器，是80C51微控制器系列的衍生产品。指令集与80C51指令集100%兼容。

通过采用并行编程编程OTP位(0X2)，这些设备支持6时钟/12时钟模式选择。此外，时钟控制寄存器(CKCON)中的SFR位(X2)也可在6时钟/12时钟模式间选择。

这些设备还具有四个8位I/O端口，三个16位定时器/事件计数器，一个多源，四优先级嵌套中断结构，一个增强型UART以及片内振荡器和定时电路。

P87C51RA2/RB2/RC2/RD2的新增功能使其成为功能强大的微控制器，应用于需要脉宽调制、高速I/O和向上/向下计数能力的应用中（如电机控制）。

**Block diagram: P87C51RA2BA, P87C51RA2FA, P87C51RB2BA, P87C51RB2BBD, P87C51RB2BN Block Diagram**



View additional information for [80C51 8位微控制器系列](#), 8KB/16KB/32KB/64KB OTP, 512B/512B/512B/1KB RAM, 低压 (2.7至5.5 V), 低功率, 高速 (30/33 MHz) .

**Note:** The information on this document is subject to change without notice.

**[www.nxp.com](http://www.nxp.com)**

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.