QorIQ® P4080/P4040/P4081多核通信处理器

P4080

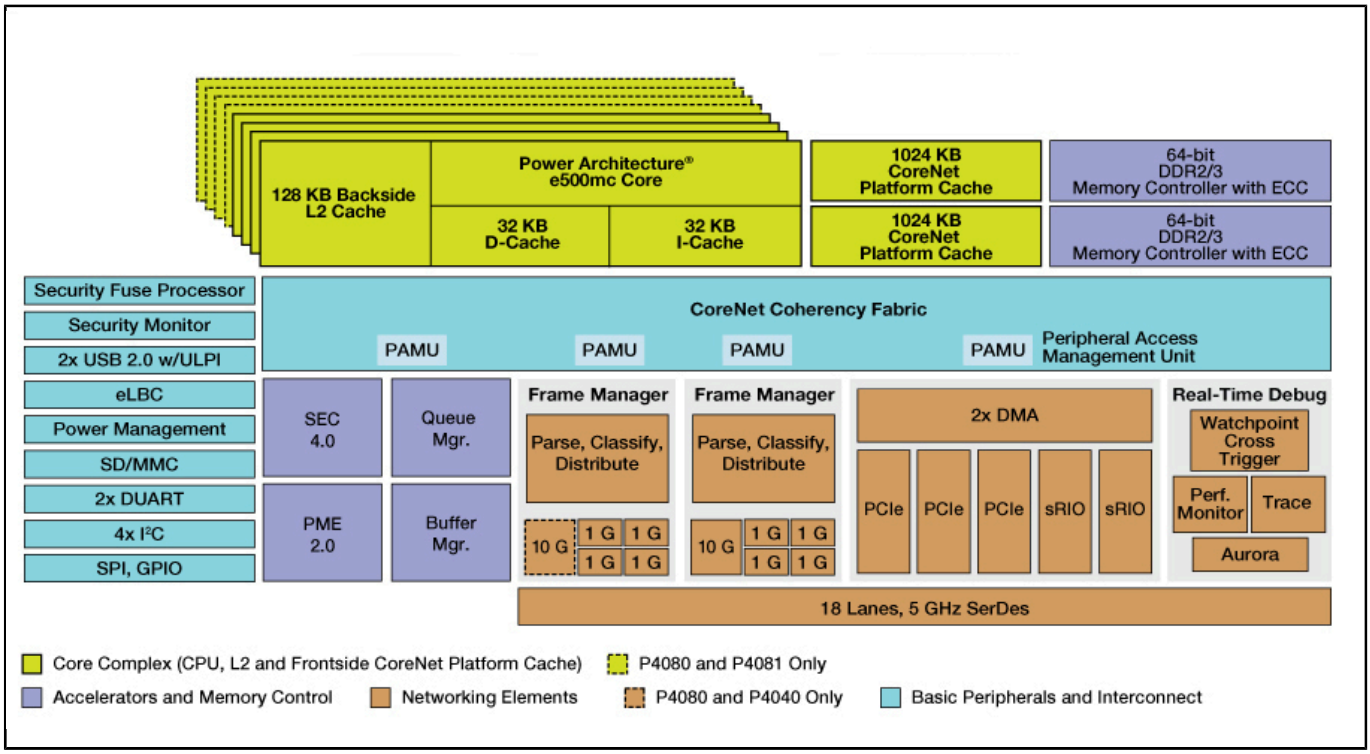
Last Updated: Dec 16, 2024

P4080和P4040设备“不建议用于新设计”，请使用替换系列Power Architecture (T4080)和Arm Architecture (LS1046, LS2044, LS2080)。

P4080一上市就成为QorIQ®系列的旗舰产品。它是P5、P3、P2和P1处理器系列的基础。除了以上系列，P4080还不断扩展，新增了P4040和P4081。这些处理器提供优异的性能、功率和价格，满足广泛的高性能应用需求。它采用45 nm工艺技术，集成了4至8个Power Architecture® e500mc内核(运行频率高达1.5 GHz)以及高性能数据通路加速逻辑和网络及外设总线接口，以超低功耗提供新一代高性能网络服务。

QorIQ P4080处理器可用于综合控制、数据通路和应用层处理。其高集成度使其与多个独立的设备相比具有显著的性能优势，同时极大地简化了电路板设计。该处理器非常适合计算密集型、I/O密集型或二者兼有的应用，广泛用于网络、电信/数据通信、无线基础设施、军事和航空等领域，是企业和服务提供商路由器、交换机、基站控制器、无线网络控制器(RNC)、LTE和通用嵌入式计算系统等应用的首选解决方案。

P4080 40 81 BD IMG Block Diagram



View additional information for QorIQ® P4080/P4040/P4081多核通信处理器.

Note: The information on this document is subject to change without notice.

www.nxp.com
NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.