



P2020参考设计板

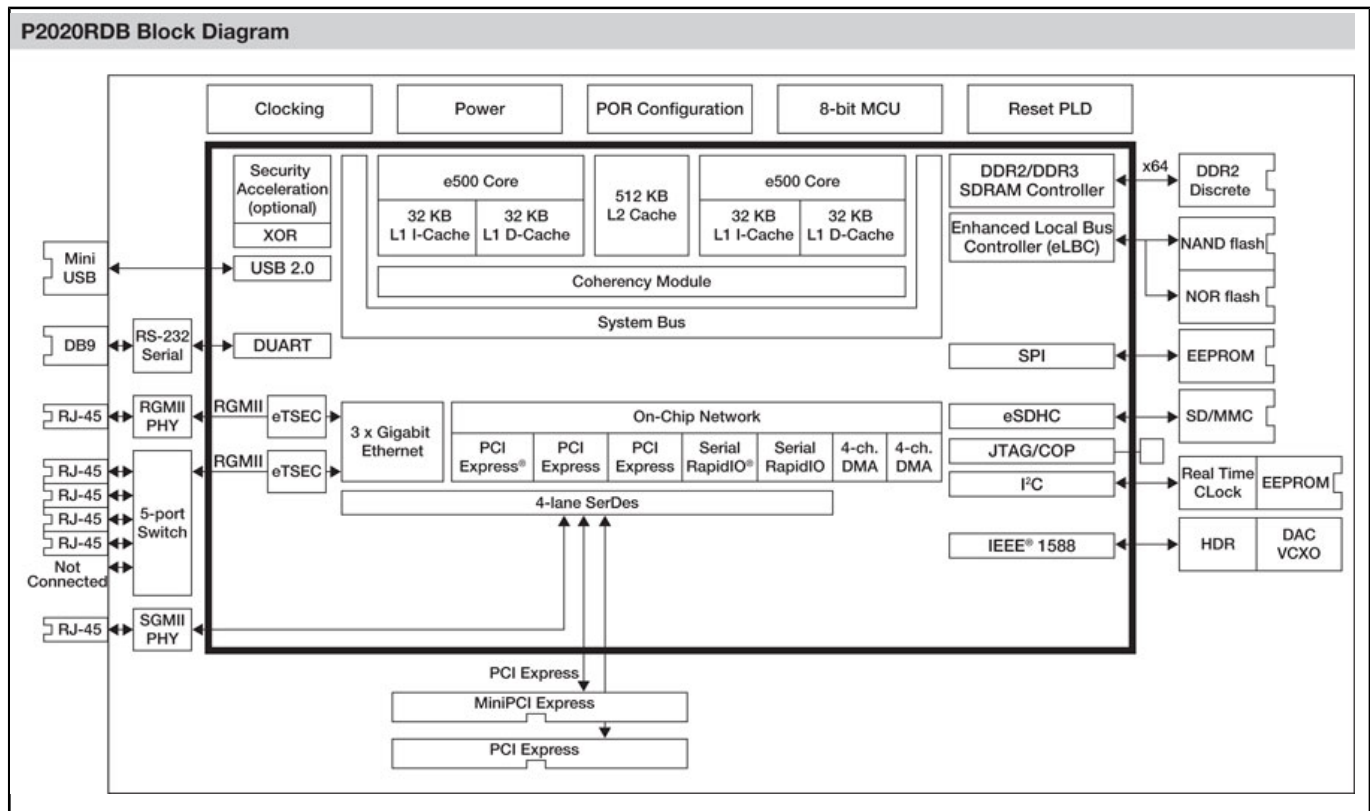
P2020RDB

Last Updated: Dec 15, 2024

恩智浦® P2020RDB是一款高度集成的参考设计板，可以帮助您加快产品上市速度。

- 是网络、有线和无线接入、工业应用和医疗应用的理想之选。
- 该高性价比的电路板基于QorIQ® P2020E处理器系列，带有领先的外部组件，可帮助您快速进行设计，并实施您的目标应用。
- P2020RDB采用P2020E处理器，同时支持双核P2020E和单核P2010E配置。
- P2020E处理器系列基于双e500内核，采用Power Architecture® 技术构建，内核频率范围为800–1200 MHz。

P2020RDBBD Block Diagram



View additional information for [P2020参考设计板](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.