



# QorIQ® P1021/12单核和双核多协议通信处理器

## P1021

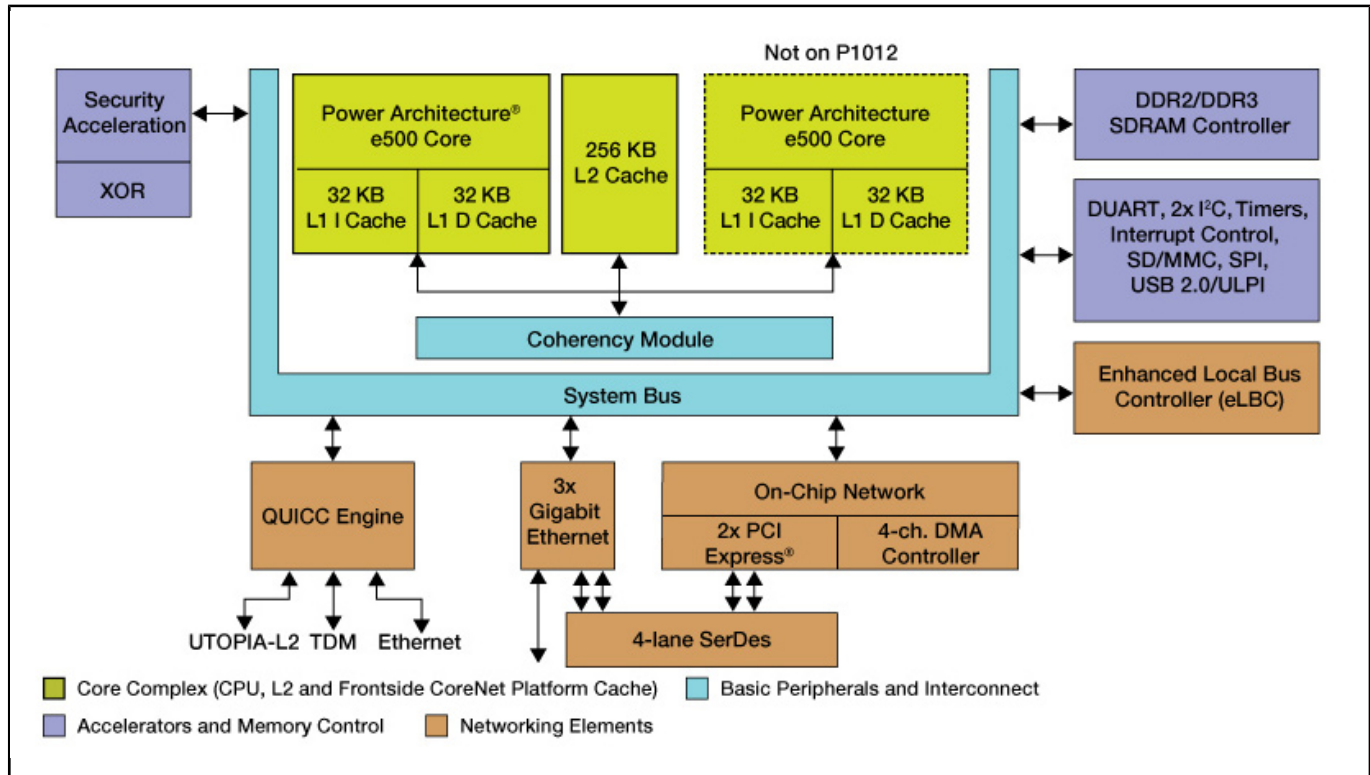
Last Updated: Dec 16, 2024

P1021和P1012设备“不建议用于新设计”，请使用替换系列Power Architecture (T1024、T1014)和Arm Architecture (LS1012, LS1023)。

QorIQ® P1平台系列包含P1021 (双核)和P1012 (单核)通信处理器，具有丰富的集成功能和超强性能，适用于网络、电信、国防和工业控制市场中的各种应用。P1012和P1021处理器采用低功耗45纳米工艺，提供单核和双核两种解决方案，运行频率在533 MHz到800 MHz之间，并配有先进的安全特性和丰富的接口。

P1012和P1021处理器采用了QUICC Engine®技术，特别适用于多业务网关、以太网交换机控制器、无线LAN接入点和具有严格的温度限制的高性能通用控制处理器应用。QorIQ P1012和P1021处理器与QorIQ P1011、P1020和P2平台引脚兼容，是一种有六款芯片可选的高性价比的解决方案。单核处理器的运行频率为533 MHz (P1012)，双核处理器每个内核的运行频率为1.2 GHz (P2020)，两种QorIQ平台可实现4.5倍超强频率范围。

## Freescale QorIQ P1021/12 Communication Processor Block Diagram Block Diagram



View additional information for [QorIQ® P1021/12单核和双核多协议通信处理器](#).

Note: The information on this document is subject to change without notice.

[www.nxp.com](http://www.nxp.com)

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.