



MPC8533E PowerQUICC® III 处理器

MPC8533E

Last Updated: Oct 17, 2022

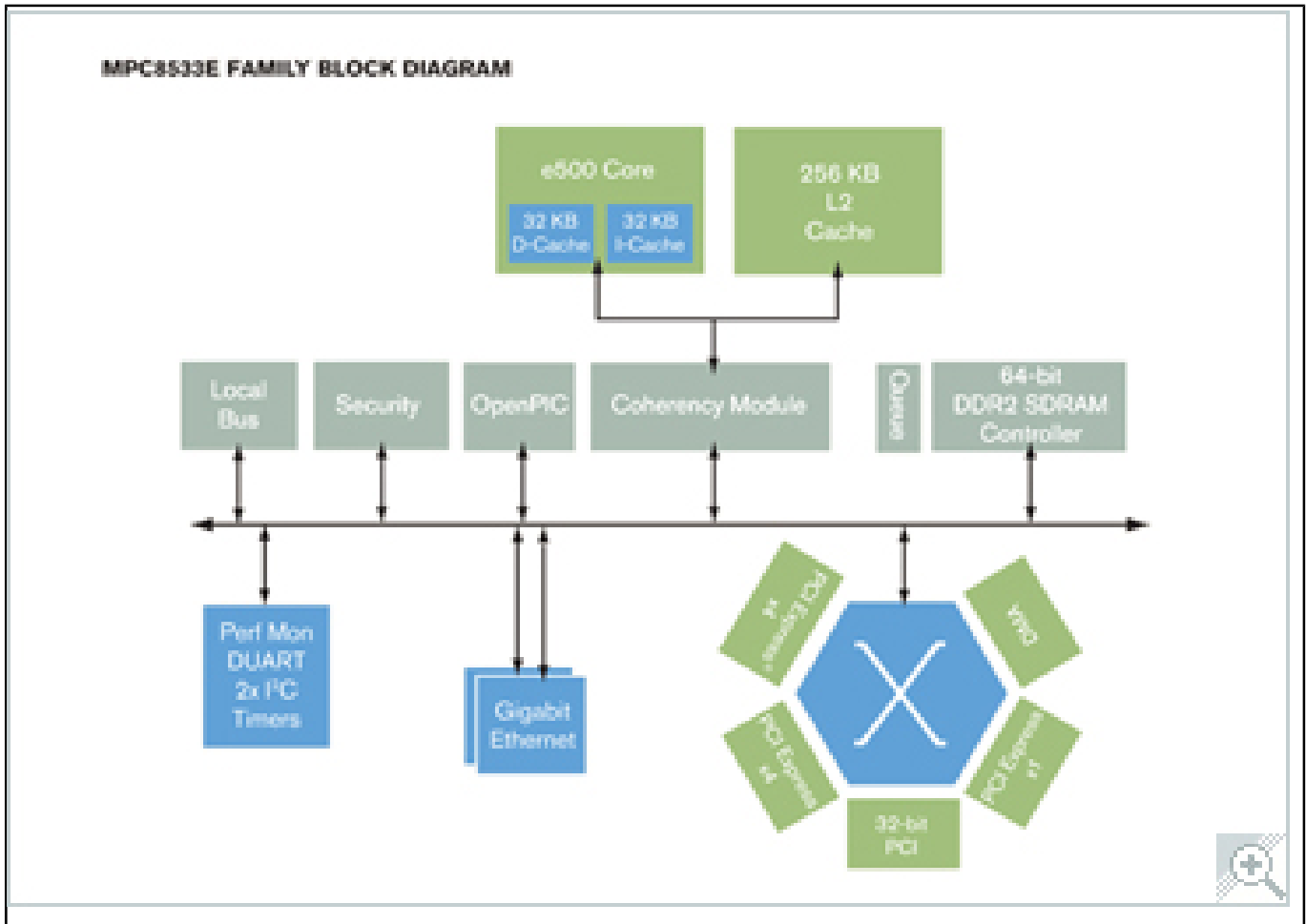
MPC8533设备“不建议用于新设计”，请使用替换系列Power Architecture (T1013、T1023)和Arm Architecture (LS1012A, LS1023A)。

MPC8533E PowerQUICC® III通信处理器提供高集成度和高性能，适用于纯以太网或PCIe互通应用，如企业网络和先进的多功能打印机(MFP)和影像应用。

- 包括增强型外设、集成式安全引擎，以及广泛的高速连接选项
- 支持复杂的、计算要求严格的控制平面处理任务
- 针对功耗敏感的应用进行了优化
- 提供一个灵活的SoC平台，加速产品的上市
- 简化电路板设计

访问该设备的勘误表文件需要一个NDA。请联系当地恩智浦销售机构或恩智浦授权分销商。

MPC8533E Block Diagram Block Diagram



View additional information for [MPC8533E PowerQUICC® III处理器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.