



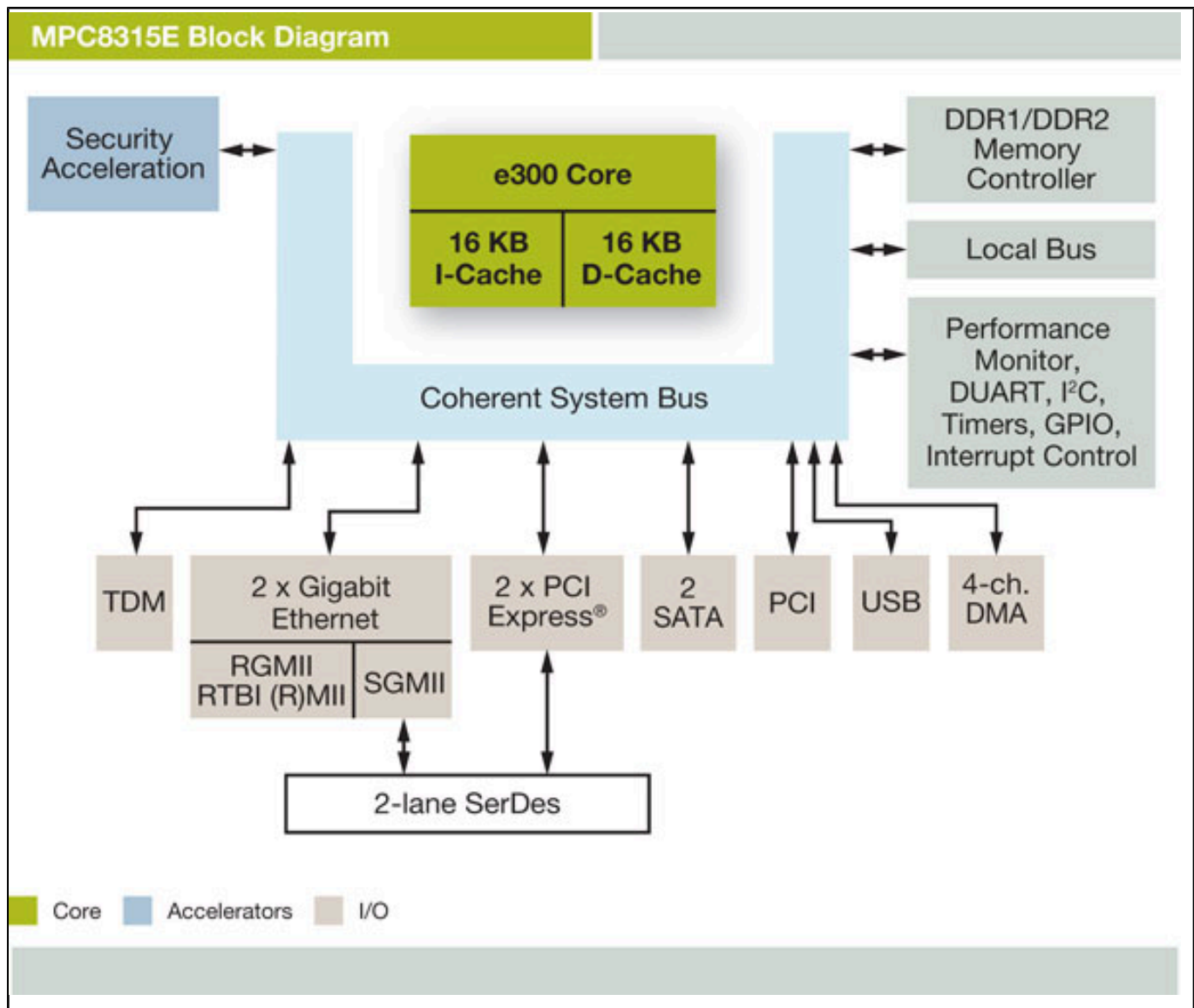
低功率**PowerQUICC® II Pro**处理器，带 DDR2、TDM、PCI、PCI Express、SATA、1 **GB**以太网、安全性和**USB**

MPC8315E

Last Updated: May 31, 2024

随着互联网上出现越来越多的个人和高端内容的广播和下载，家庭也迫切需要一个安全、高度集成的平台来分发多媒体内容。MPC8315E采用高性能的**Power Architecture® e300**内核，运行频率高达400MHz，具有**16K I/D L1**缓存和集成**x2**串行**ATA**控制器，有助于减少整体**BOM**成本。片上系统(SoC)还包括两个用于网络连接的千兆以太网®控制器、两个**x1 PCI Express®**通道、用于VoIP的**TDM**接口、带**PHY**的高速**USB 2.0**和分担加密算法任务的安全引擎。MPC8315E基于**90 nm**工艺技术，具有高集成度，简化了电路板设计，为网络附加存储等关键应用提供了一个高性价比的解决方案。

Freescale PowerQUICC MPC8315E Communications Processor Block Diagram Block Diagram



View additional information for [低功率PowerQUICC® II Pro处理器](#), 带DDR2、TDM、PCI、PCI Express、SATA、1 GB以太网、安全性和USB.

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.