



PowerQUICC® II处理器带**256**个通道。HDLC, UTOPIA II, 10/100以太网

MPC8260

Last Updated: Apr 9, 2022

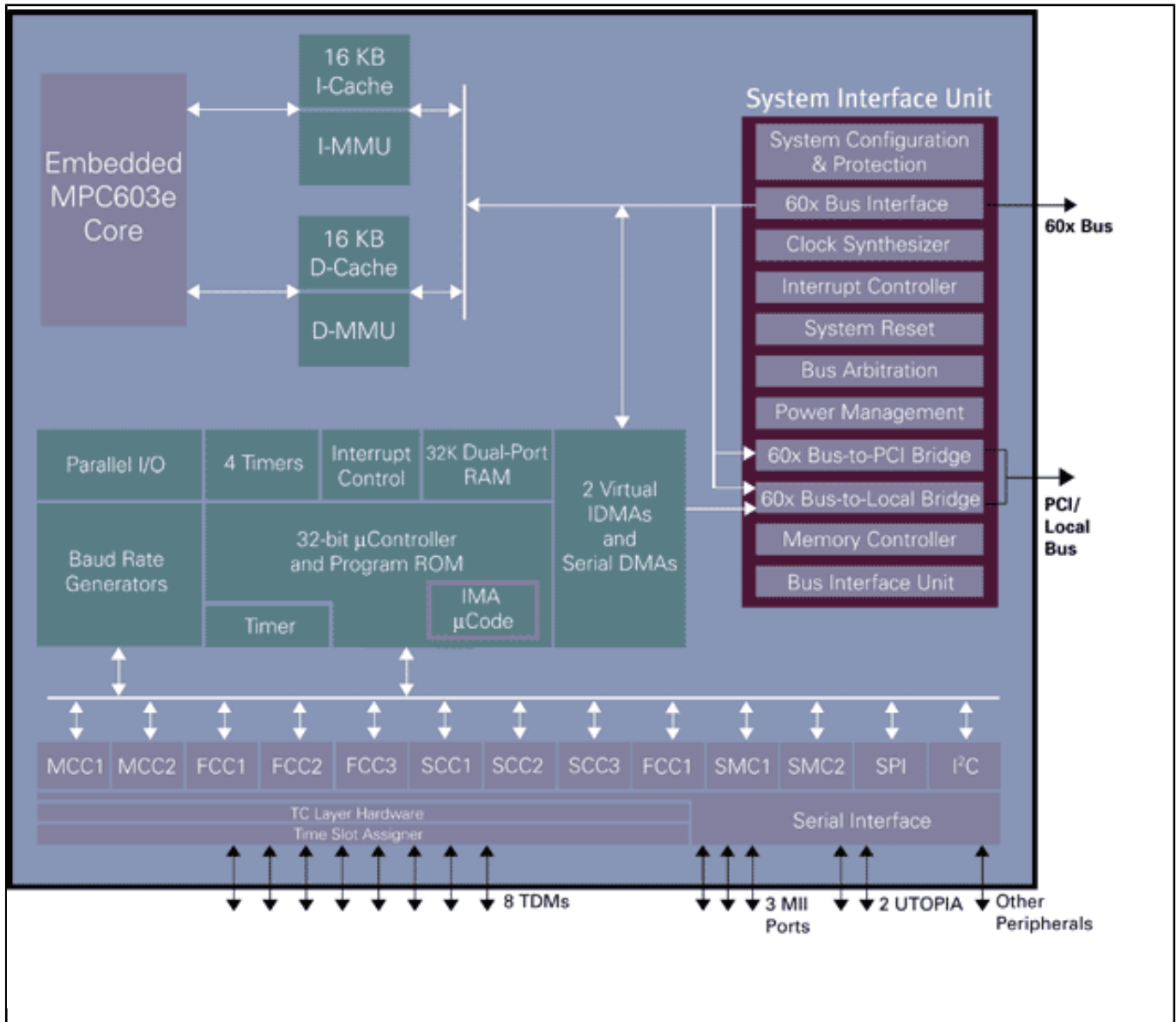
MPC8260 PowerQUICC® II™是一款面向电信和网络市场的高级集成通信处理器。

MPC8260可提供浮点支持。

MPC8260 PowerQUICC II可被视为新一代MPC860 PowerQUICC®, 在器件运行的所有方面都提供更高的性能, 包括更强的灵活性、更丰富的功能和更高的集成度。

像MPC860一样, MPC8260集成了两个主要组件, 嵌入式G2内核和通信处理器模块(CPM)。这种双处理器架构比传统架构的功耗更低, 因为CPM将外设任务从嵌入式G2内核卸载了。CPM可同时支持3个快速串行通信控制器(FCC), 两个多通道控制器(MCC), 4个串行通信控制器(SCC), 两个串行管理控制器(SMC), 一个串行外设接口(SPI)和一个I²C接口。G2内核和CPM的结合, 加上多功能和高性能的MPC8260, 使客户在开发网络和通信产品方面具有了巨大的潜力, 同时可极大地加快产品上市和开发阶段。

MPC8260_BLKDIAG Block Diagram



View additional information for [PowerQUICC® II处理器带256个通道。HDLC, UTOPIA II, 10/100以太网.](#)

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.