



# 具有集成**PCI**的集成主处理器

## **MPC8240**

### Archived

本页面包含有关样品阶段产品的信息。此处的规格和信息如有更改，恕不另行通知。如需了解其他信息，请联系支持人员或您的销售代表。

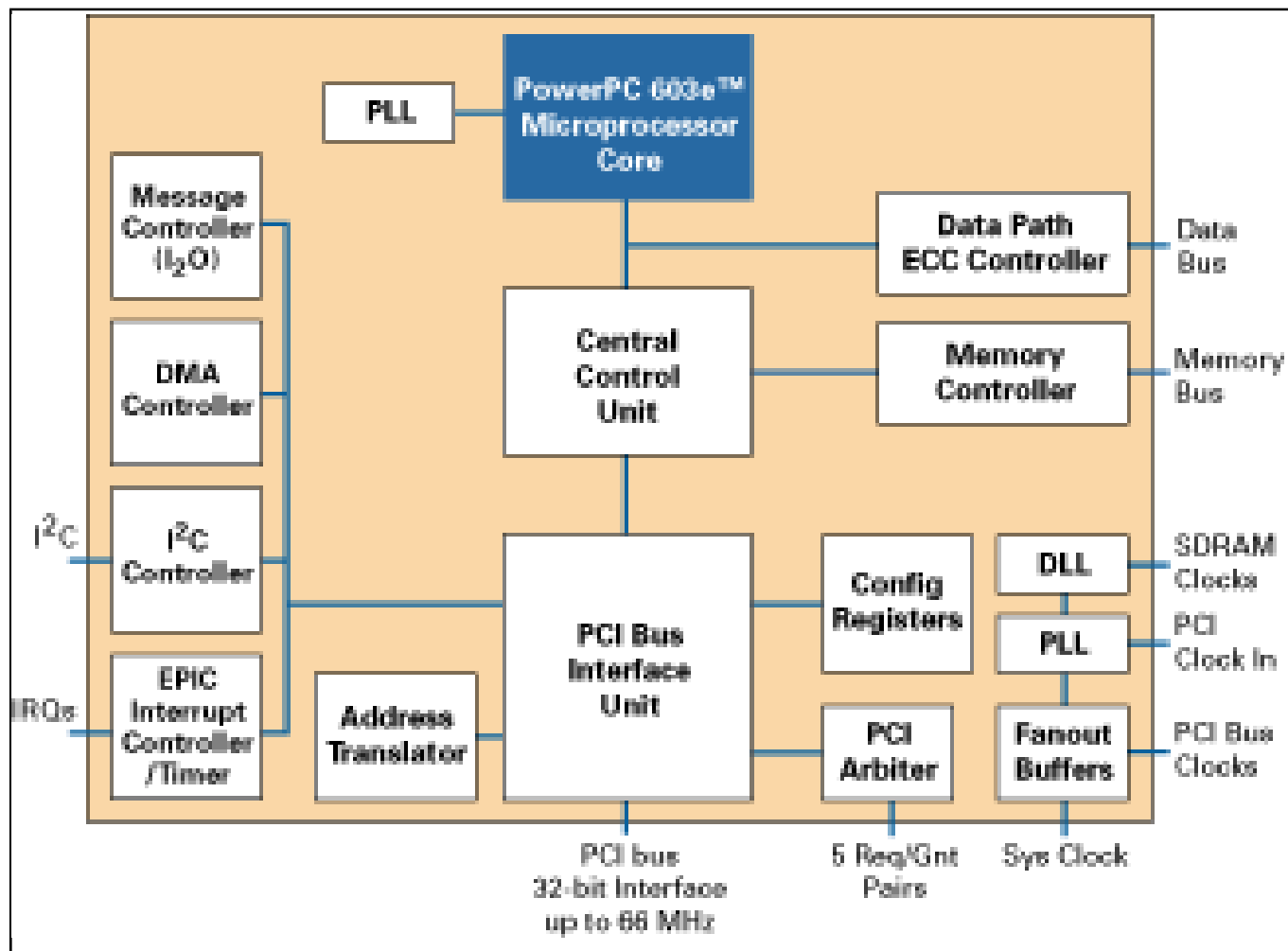
Last Updated: May 1, 2025

**MPC8240** 集成主处理器适用于成本、空间、功耗和性能等都很关键的应用。该器件提供高水平的集成，将芯片数量从**5**个分立的芯片减少为**1**个，因此显著降低了系统组件成本。高集成度简化了电路板设计，使功耗更少，解决方案上市时间更快。这种高性价比的通用集成处理器主要面向网络基础设施、电信和其他嵌入式市场中使用**PCI**接口的系统。它可以用于控制路由器、交换机、网络存储应用和图像显示系统等应用中的控制处理

### 处理器内核

**MPC8240** 集成式主处理器采用一个小型而强大的 **32** 位、超标量 **MPC603e**处理器内核。该处理器内核提供浮点支持、存储器管理、**16-Kbyte** 指令和数据缓存，以及电源管理特性，具有**5**个独立的执行单元。该处理器内核功能齐全，性能优异，与基于**Power Architecture**的微处理器兼容软件。

## MPC8240\_BLKDIAG Block Diagram



View additional information for [具有集成PCI的集成主处理器](#).

**Note:** The information on this document is subject to change without notice.

**www.nxp.com**

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.