



主处理器

MPC7447A

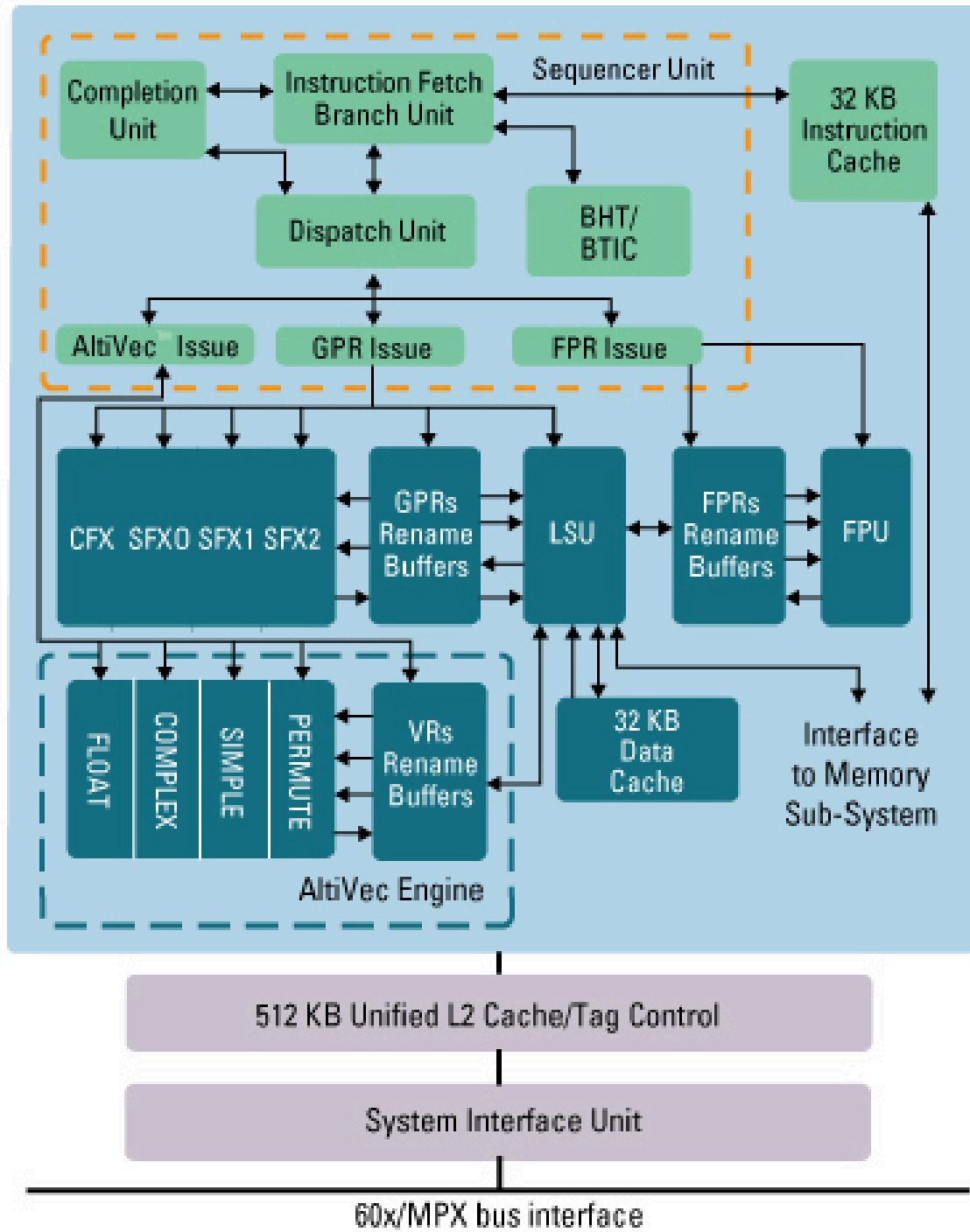
Last Updated: Apr 8, 2022

MPC7447A处理器采用高性能、低功耗、32位RISC架构。关键的架构性特性包括512 KB的片上L2缓存、64位总线接口和全128位AltiVec™技术。MPC7447A处理器是尖端计算、嵌入式网络控制和数字处理应用的理想选择。

该处理器与恩智浦MPC7447产品引脚兼容，是这款产品的升级版，这些全新处理器的运行速度可达到1.5 GHz。MPC7447A处理器采用恩智浦绝缘硅(SOI)工艺技术，可在不牺牲速度的情况下显著节能。低功耗版本的MPC7447A现已供货。

嵌入式增强功能MPC7447A可提供8个指令BAT和数据BAT寄存器，以支持轻量级嵌入式操作系统，实现更大的数据表。该处理器还支持将缓存锁定于L1缓存，这样可使关键性能算法和代码锁定在L1缓存中。

MPC7447A block diagram Block Diagram



View additional information for [主处理器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.