



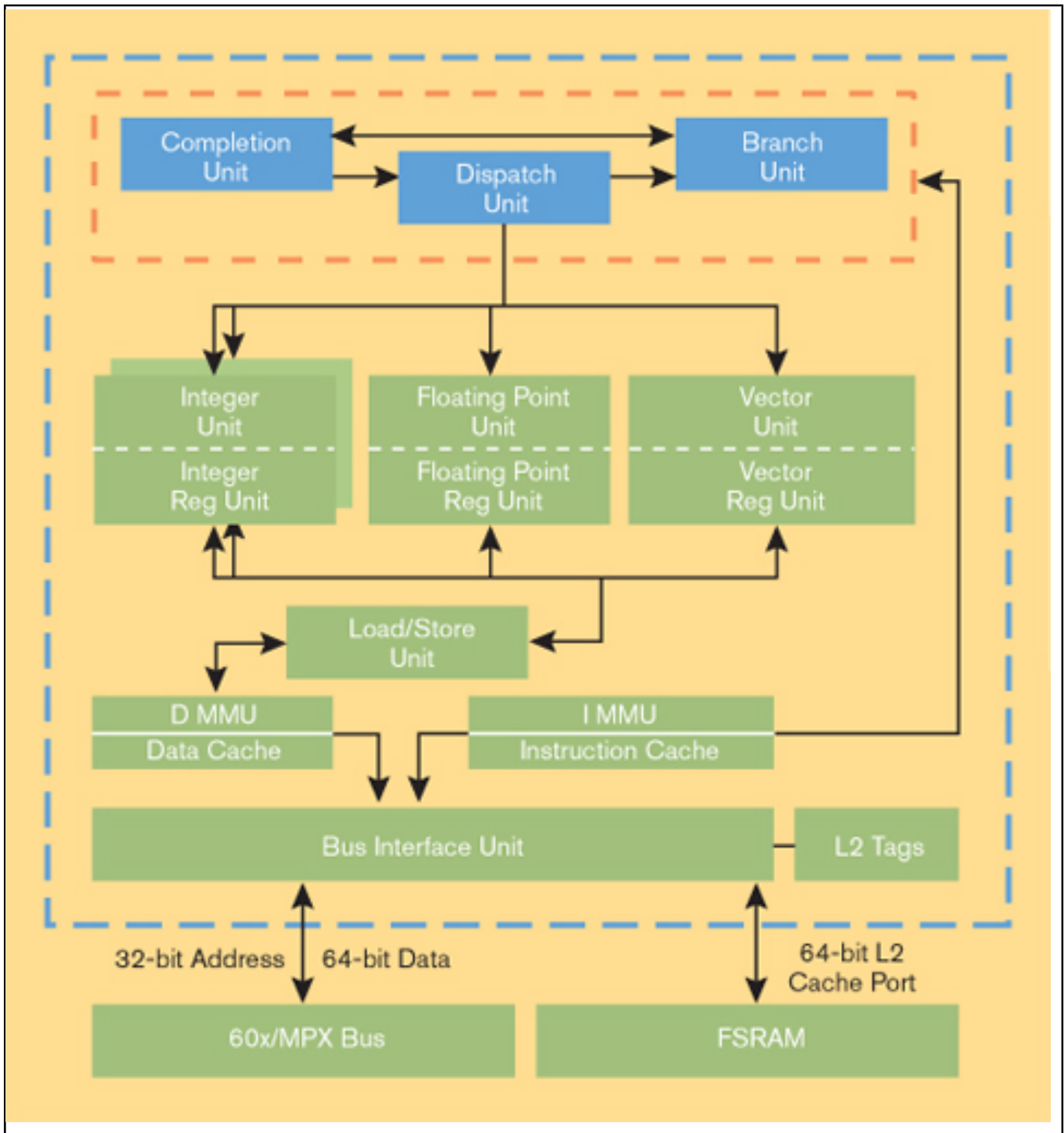
# 主处理器

## MPC7410

Last Updated: Apr 9, 2022

MPC7410主处理器是一款基于Power Architecture技术的高性能、低功耗32位处理器，采用了全128位AltiVec™技术。这使它成为尖端计算、嵌入式网络控制和数字处理应用的理想选择。MPC7410可提供高带宽MPX总线、最小的信号设置时间，缩短了空闲周期，使工作频率提高到超过100 MHz，并增加了地址和数据总线带宽。为了保持现有设计的兼容性，MPC7410还支持60x总线协议。MPC7410微处理器可提供单周期双精度浮点性能、全对称多核处理(SMP)功能，并支持高达2MB的背面L2缓存。虽然MPC7410与现有的MPC603e、MPC740和MPC750微处理器在软件上兼容，但如果要充分利用AltiVec技术的潜力，需要对现有源代码进行改动。

## MPC7410 Block Diagram Block Diagram



View additional information for [主处理器](#).

Note: The information on this document is subject to change without notice.

**[www.nxp.com](http://www.nxp.com)**

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.