



32位微控制器

MPC5200

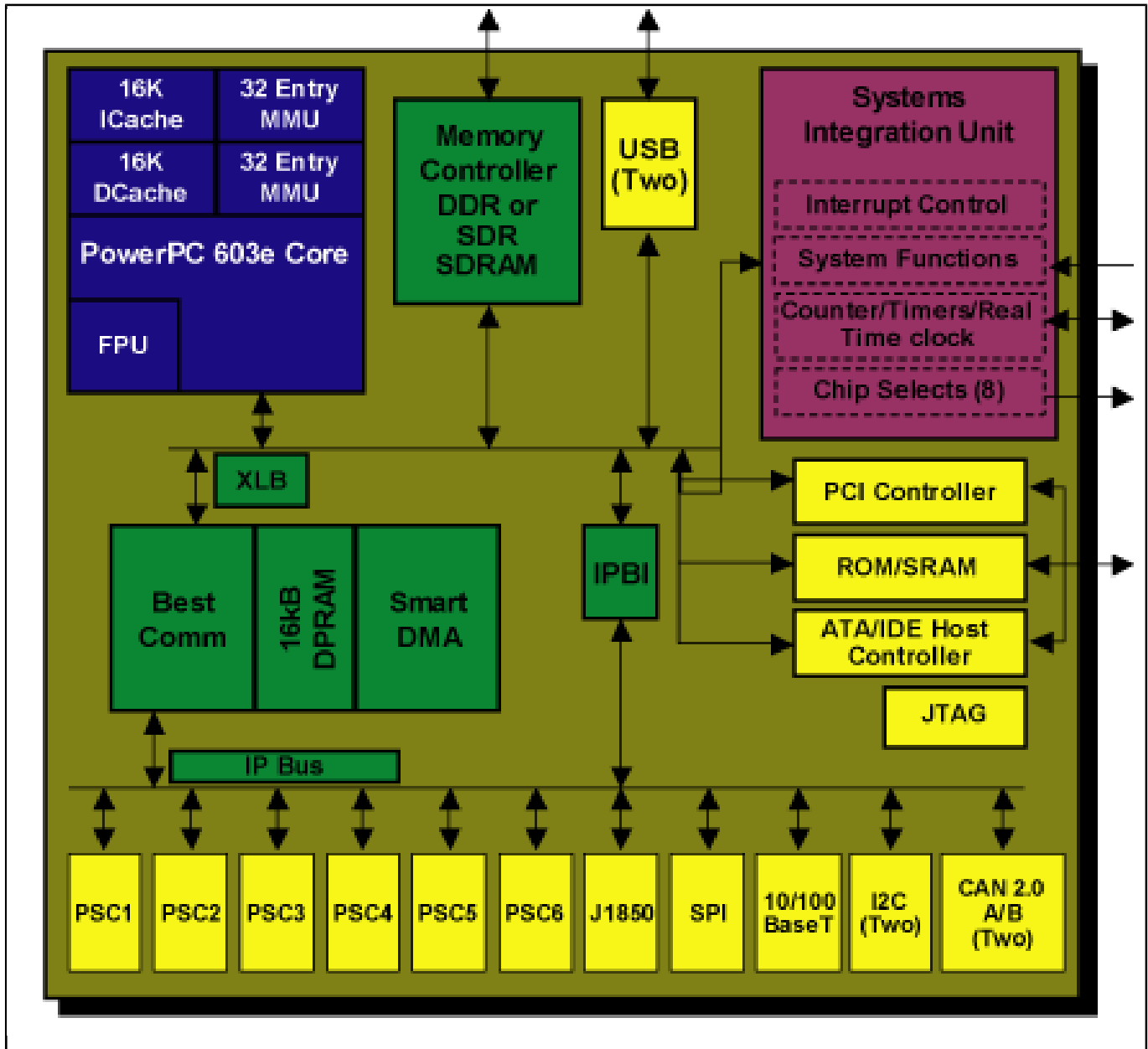
Last Updated: Apr 8, 2022

高度集成、高性价比的恩智浦MPC5200非常适合网络、媒体、工业控制和汽车应用。它提供760 MIPS，具有浮点运算单元(FPU)、硬件存储器管理单元(MMU)，实现快速任务切换；它封装了I/O，运行功率仅1 W。MPC5200适用于处理密集型网络媒体网关、网络接入存储、机顶盒、汽车点唱机、互联网接入、工业自动化、图像检测/分析，以及电子/医疗仪器市场。通过mobileGT™ 联盟和平台，其在汽车/车载信息服务市场奠定了成功的基石，让所有其它市场都享受到了一般只有汽车行业才要求的更宽的温度范围、严格的汽车行业资质认证标准以及长使用寿命。MPC5200B提供实时操作系统(RTOS)和带板级支持包(BSP)的开发板，可为用户提供一套完整、灵活的解决方案。

产品亮点

MPC5200基于一个带集成式双精度浮点运算单元(FPU)的400 MHz MPC603e Power Architecture内核，温度范围为-40°C 至+85°C。它采用了基于硬件的存储器管理单元(MMU)，提供高级存储器保护方案、快速的任務切换和广泛的实时操作系统。MPC5200旨在实现快速的数据吞吐和处理。集成式BestComm DMA控制器使主MPC603e内核不再处理I/O密集型数据传输。它包含一个集成的双数据传输速率(DDR)存储器控制器，加速数据访问，有效存储器总线速度可达266 MHz。PCI高速接口借助BestComm DMA控制器和DDR存储器支持，可在MPC5200实现高速数据传入传出。

MPC5200 Block Diagram Block Diagram



View additional information for [32位微控制器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.