



带集成**FPU**和三角数学引擎的DSC，带**OPAMP**和正交解码器

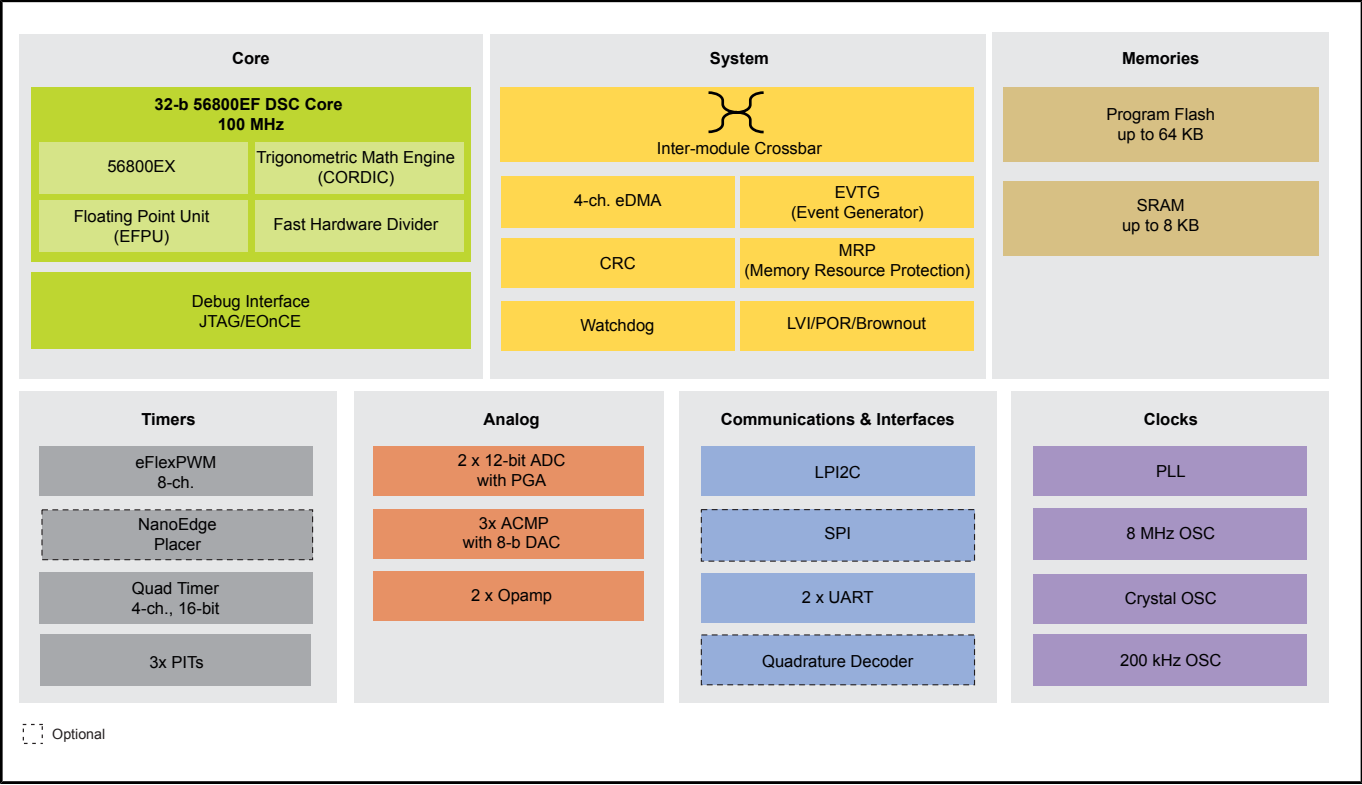
MC56F80xxx

Last Updated: Dec 18, 2024

MC56F80xxx是恩智浦数字信号控制器(DSC)系列，基于高性能的100 MHz 56800EF DSP内核。该DSC系列具有集成的FPU和CORDIC/三角数学引擎，可为数字功率转换和电机控制应用提供高性能、经济高效的解决方案。

该MC56F80xxx将DSP的处理能力和MCU的功能与一套灵活的外设结合起来，支持各种应用。产品集成了先进的高速高精度外设，如312 ps分辨率的8通道eFlexPWM、双高速12位ADC、两个运算放大器、一个正交解码器和三个模拟比较器。

MC56F80xxx MCU Block Diagram



View additional information for [带集成FPU和三角数学引擎的DSC](#)，[带OPAMP和正交解码器](#)。

Note: The information on this document is subject to change without notice.