



四通道**DSI 2.02**主控器件，差分驱动，扩频技术

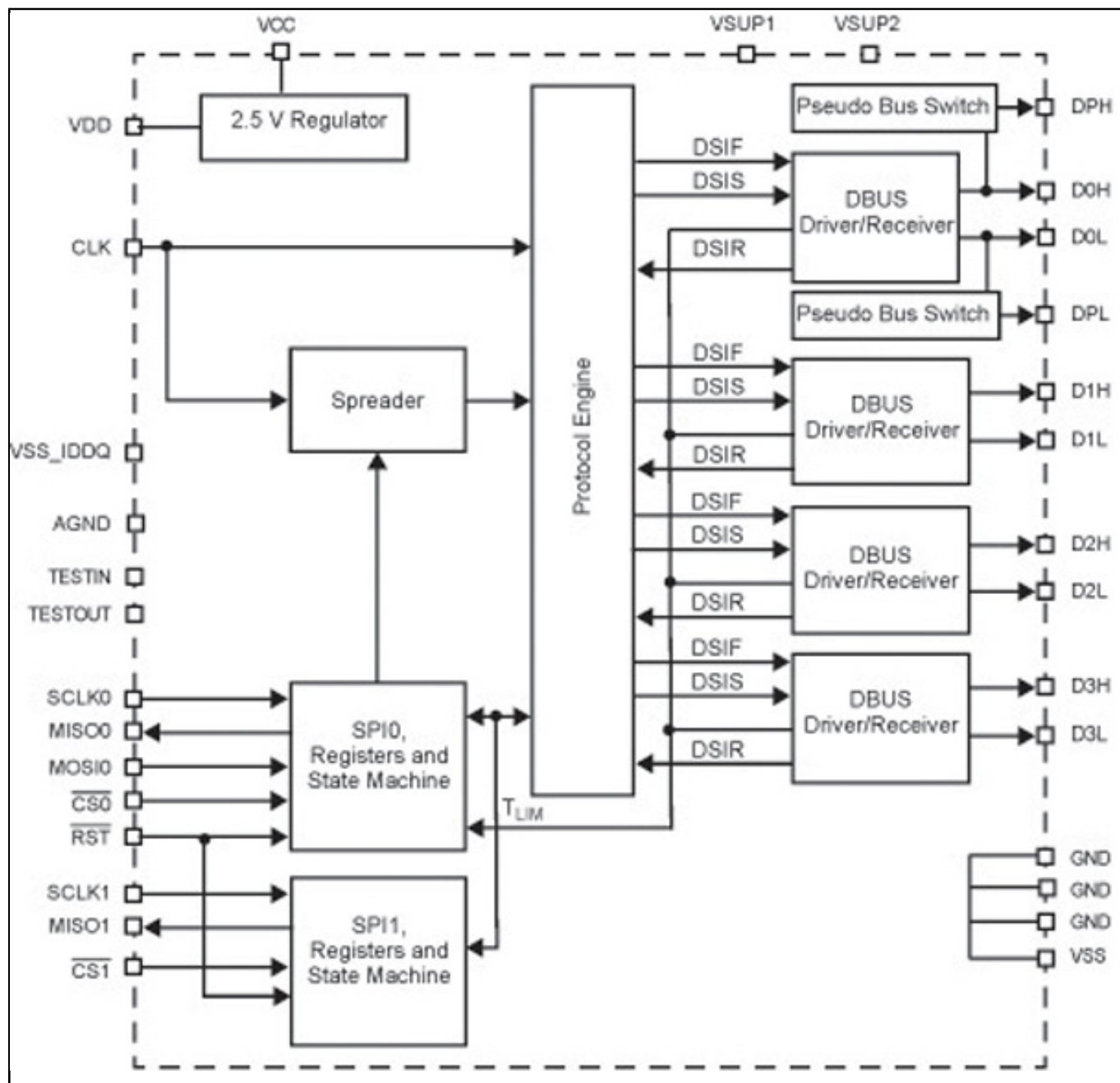
MC33781

Last Updated: Dec 16, 2024

恩智浦**MC33781**是面向**4**个差分**DSI 2.02**总线的主控器件，不仅包含逻辑电路，将总线与标准的串行外设接口(SPI)连接在一起，还提供模拟电路，通过总线驱动数据和电源，并接收来自远端从器件的数据。

- 当数据速率和布线要求降低电磁干扰(EMI)时，差分模式产生的电磁干扰水平较低
- 扩频进一步降低了干扰，它将能量分散到多个通道，从而降低了单个通道的能量
- 工具：评估板数量有限，请联系相关的销售人员。

Freescale MC33781 Network Transceivers Block Diagram Block Diagram



View additional information for [四通道DSI 2.02主控器件，差分驱动，扩频技术](#).

Note: The information on this document is subject to change without notice.