



LPC860: 基于Arm® Cortex®-M0+的低成本32位MCU，带有一个I3C接口

LPC86X

Last Updated: Aug 1, 2023

LPC860是一款基于Arm Cortex-M0+的低成本32位MCU，专为工业和物联网应用设计。LPC860工作频率高达60MHz，提供64KB Flash存储器和8KB SRAM。该系列配备功耗优化的内核，采用流行的小规格封装，单独的电源轨可支持电平移动。

LPC860的配套外设包括一个CRC引擎、I2C总线接口、I3C总线接口、多达三个USART、两个SPI接口、一个多速率定时器、自唤醒定时器、两个具有硬件死区时间插入和正交解码的FlexTimer、一个12位ADC、一个模拟比较器、功能可通过开关矩阵配置的I/O端口、一个输入模式匹配引擎和多达54个通用I/O引脚。

LPC860受到MCUXpresso生态系统的支持，其中包括SDK、IDE选项以及安全配置和配置工具，可帮助加快开发速度。

LPC86xMCU Block Diagram



View additional information for [LPC860](#): 基于Arm® Cortex®-M0+的低成本32位MCU，帶有一个I3C接口。

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.