



基于**Arm® Cortex®-M0+**内核的低成本微控制器(MCU)

LPC84X

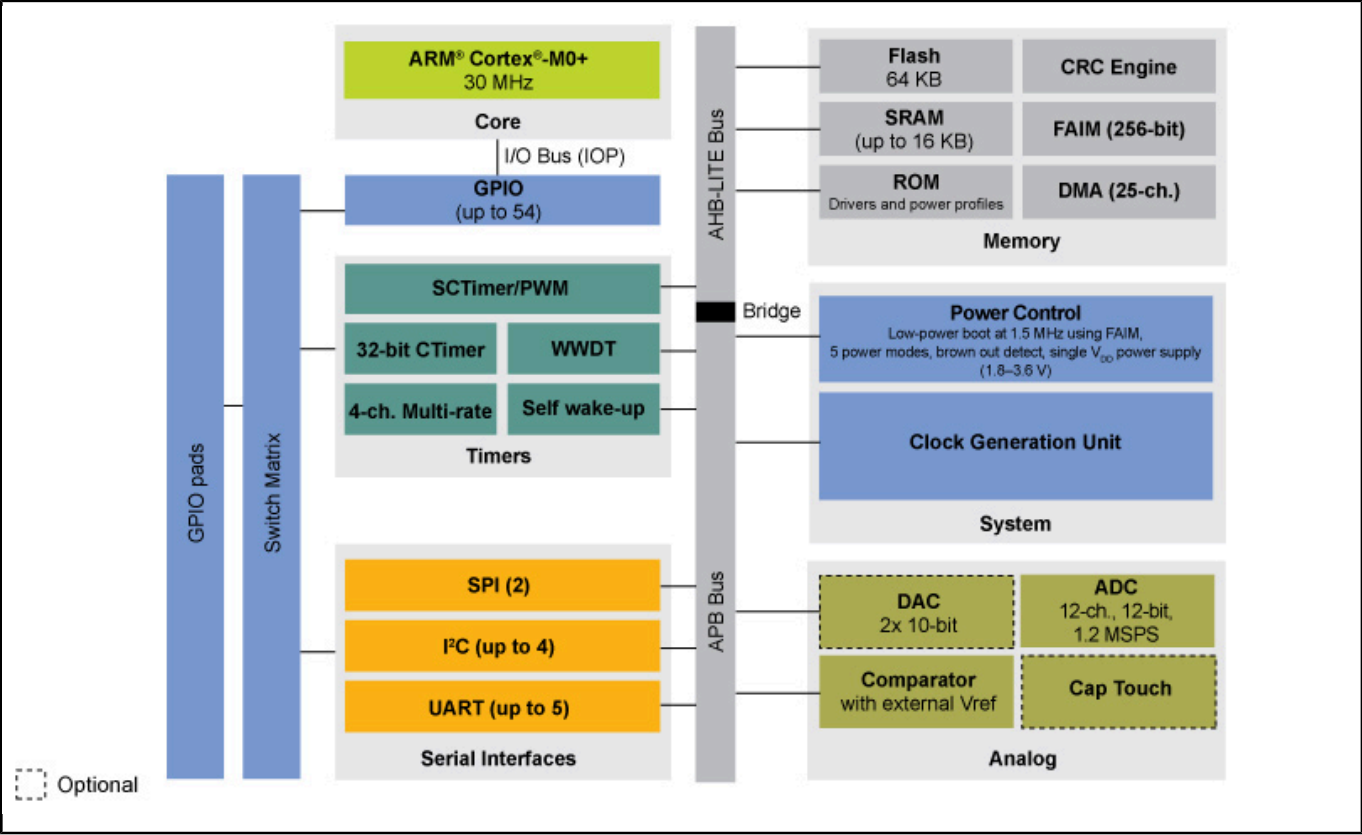
Last Updated: Mar 5, 2025

LPC84x基于**Arm® Cortex®-M0+**内核，是一个低成本**32位MCU**系列，运行频率高达**30 MHz**。LPC84x MCU系列支持高达**64 KB**的闪存和**16 KB**的SRAM。

该系列在将**FRO**用作时钟源的低电流模式下具备卓越的功率效率。LPC84x **MCU**系列的配套外设包括**1个CRC引擎**，**4个I2C总线接口**，多达**5个UART**，多达**2个SPI接口**，电容触摸界面(即将在第三季度启用)，**1个多速率定时器**，**自唤醒定时器**，**SCTimer/PWM**，一个通用**32位计数器/定时器**，**1个DMA**，**1个12位ADC**，**两个10位DAC**，一个模拟比较器，功能可通过开关矩阵配置的**I/O端口**，**1个输入模式匹配引擎**，以及多达**54个通用I/O引脚**。

该设备由恩智浦的**MCUXpresso**软件和工具提供全面支持，这是一套针对Kinetis、LPC和**i.MX RT**微控制器的综合全面的免费软件开发工具。MCUXpresso **SDK**还包括了**Keil MDK**和**IAR EWARM**的项目文件。

LPC84x MCU Family Block Diagram Block Diagram



View additional information for [基于Arm® Cortex®-M0+内核的低成本微控制器\(MCU\)](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.