



基于**Arm® Cortex®-M0+**内核的高性价比微控制器(MCU)

LPC80X

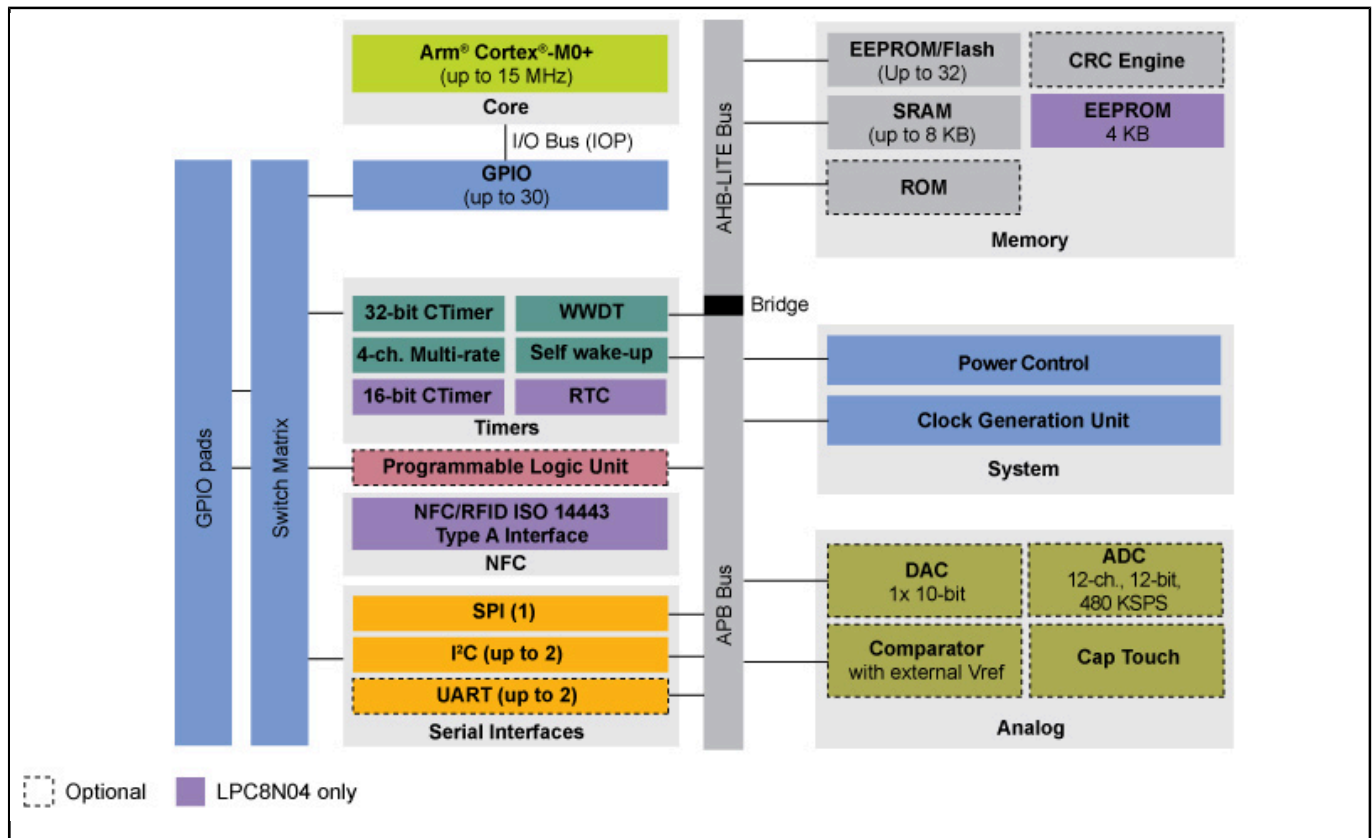
Last Updated: Dec 16, 2024

LPC80x是一款基于Arm Cortex-M0+的高性价比32位MCU系列，工作频率高达15 MHz。LPC80x MCU 系列支持高达 32 KB 的闪存和 4 KB 的 SRAM。

该系列配备功耗优化的内核，采用流行的小规格封装，单独的电源轨可支持电平移动。LPC80x 的外设组合包括：一个 CRC 引擎，I²C 总线接口，多达两个 USART，一个 SPI 接口，电容触控接口，一个多速率定时器，自唤醒定时器，一个通用 32 位计数器/定时器，一个 12 位 ADC，一个 10 位 DAC，一个模拟比较器，可通过开关矩阵配置功能的 I/O 端口，一个输入模式匹配引擎，可编程逻辑单元 (PLU)，以及多达 30 个通用 I/O 引脚。

该设备由恩智浦的MCUXpresso软件和工具提供全面支持，这是一套针对Kinetis、LPC和i.MX RT微控制器的综合全面的免费软件开发工具。MCUXpresso SDK还包括了Keil MDK和IAR EWARM的项目文件。

LPC80x and LPC8N04 MCU Families Block Diagram



View additional information for [基于Arm® Cortex®-M0+内核的高性价比微控制器\(MCU\)](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.