



无闪存**16**位/32位微控制器；以太网、CAN、ISP/IAP、USB **2.0**设备/主机/OTG、外部存储器接口

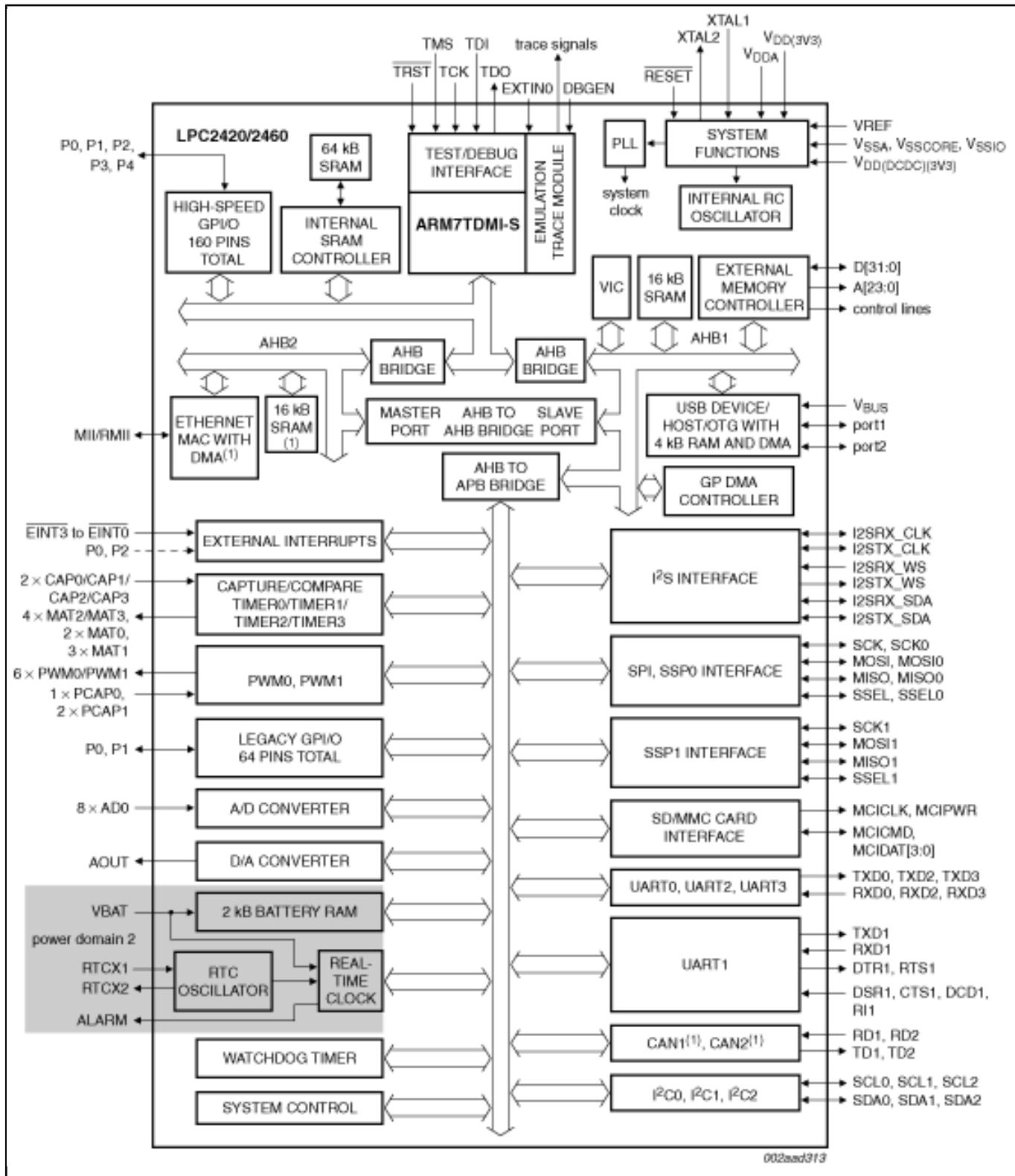
LPC2420FBD208

Last Updated: Apr 8, 2022

恩智浦微控制器设计的LPC2420/2460微控制器，采用16位/32位Arm7TDMI-S™ CPU内核，拥有实时调试接口，同时包含JTAG和嵌入式跟踪。LPC2420/2460不带闪存。LPC2420/2460可执行32位Arm®和16位Thumb指令。支持两种指令集意味着工程师可以选择自己的应用程序在子程序的水平上优化性能还是代码大小。当内核在Thumb状态下执行指令时，它能够以很小的性能损失换取超过30%的代码压缩，而在Arm状态下执行指令时，则最大限度地提高内核性能。

LPC2420/2460微控制器是多用途通信应用的理想选择。它集成了1个10/100M以太网媒体访问控制器(MAC) (仅限LPC2460)、1个带4 kB端点RAM的USB全速设备/主机/OTG控制器、4个UART、2个控制器局域网络(CAN)通道(仅限LPC2460)、1个SPI接口、2个同步串行端口(SSP)、3个I²C接口，以及1个I²S接口。这种串行通信接口的集合支持以下功能部件：一个片上4 MHz内部精密振荡器，总大小82/98 kB的RAM，其中64 kB SRAM用于本地，16 kB SRAM用于以太网(仅限LPC2460)，16 kB SRAM用于通用DMA，2 kB SRAM由电池供电，以及一个外部存储器控制器(EMC)。这些特性使得该器件最适用于通信网关和协议转换器。作为很多串行通信控制器、通用定时功能和存储功能的补充，它还拥有各种32位定时器、一个改进的10位ADC和10位DAC、2个PWM单元、4个外部中断引脚，以及多达160个通用IO线路。LPC2420/2460将64个GPIO引脚与基于硬件的矢量中断控制器(VIC)连接，这意味着外部输入可以产生边沿触发的中断。所有这些特性使得LPC2420/2460特别适用于工业控制和医疗系统应用。

Block diagram: LPC2420FBD208, LPC2460FBD208, LPC2460FET208 Block Diagram



View additional information for [无闪存16位/32位微控制器：以太网、CAN、ISP/IAP、USB 2.0设备/主机/OTG、外部存储器接口](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.