



单芯片**16/32**位微控制器；高达**128 kB**的**ISP/IAP**闪存、以太网、**USB 2.0**设备/主机/OTG、CAN以及**10**位**ADC/DAC**

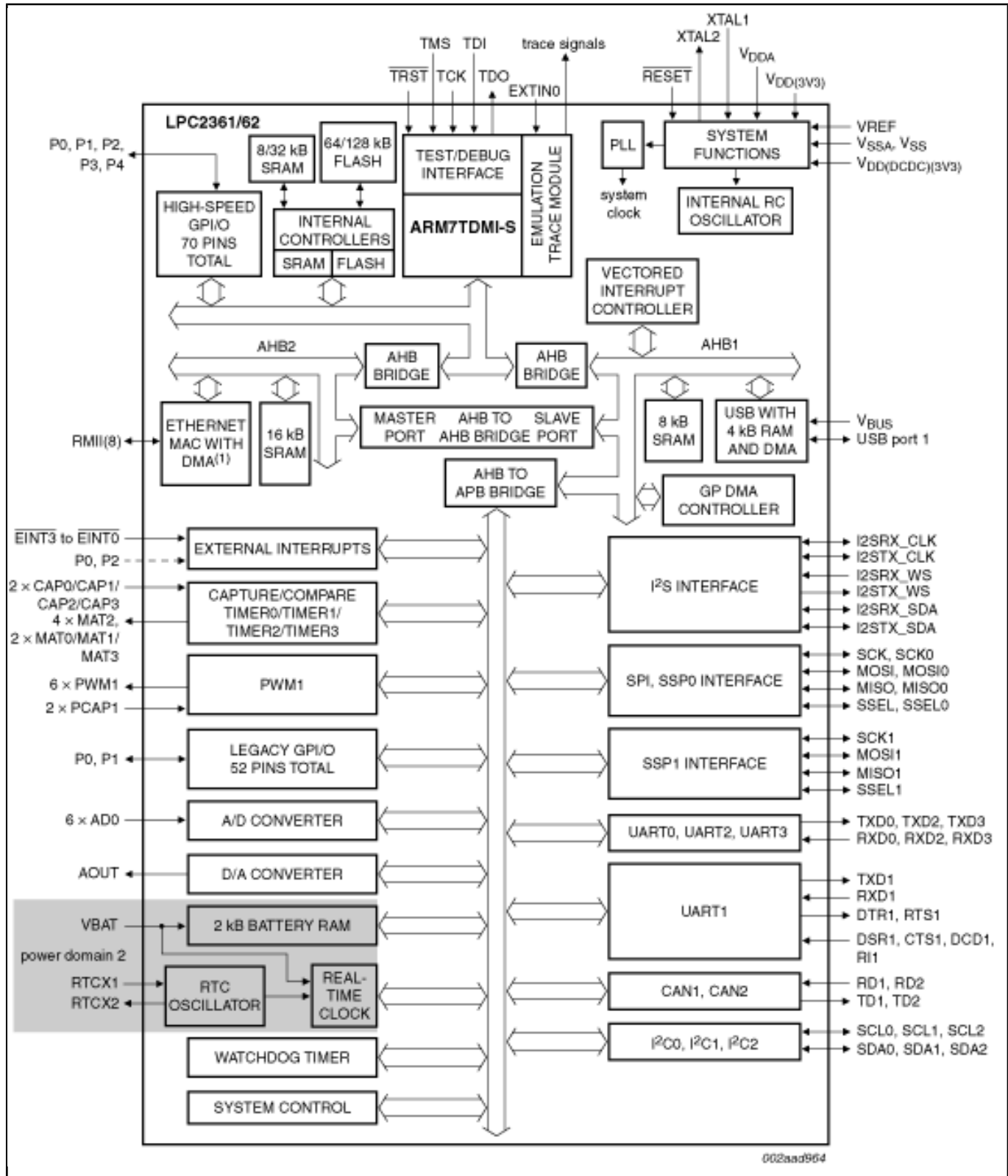
LPC2361FBD100

Last Updated: Apr 8, 2022

LPC2361/2362微控制器基于**16**位/**32**位**Arm7TDMI-S™** CPU，其实时仿真功能将该微控制器与最多**128KB**的嵌入式高速**Flash**存储器结合在一起。**128**位宽存储器接口和独特的加速器架构能以最大时钟速率执行**32**位代码。在中断服务例程和**DSP**算法的关键性能上，它在**Thumb**模式下的性能最高可提升**30%**。对于代码大小攸关的应用程序，备用**16**位**Thumb**模式可用最小的性能损失换取超过**30%**的代码压缩。

LPC2361/2362是多用途串行通信应用的理想之选。产品集成**10/100M**以太网媒体访问控制器(MAC) (仅限LPC2362)、带**4 KB**端点**RAM**的**USB**全速设备、**4**个**UART**、**2**个**CAN**通道、**1**个**SPI**接口、**2**个同步串行端口(SSP)、**3**个**I²C**接口，以及**1**个**I²S**接口。这种混合串行通信接口结合片上**4 MHz**内部振荡器、高达**32 KB**的**SRAM**、用于以太网的**16 KB** **SRAM**、用于**USB**和通用应用的**8 KB** **SRAM**，以及一个**2 KB**电池供电**SRAM**，使得这些器件非常适合通信网关和协议转换器。各种**32**位定时器、**1**个改进的**10**位**ADC**、**10**位**DAC**、**1**个**PWM**单元、**1**个**CAN**控制单元、最多**70**个快速通用**IO**线路，配合多达**12**个边沿或电平敏感型外部中断引脚，以上特性使得这些微控制器特别适合工业控制和医疗系统。

Block diagram: LPC2361FBD100, LPC2362FBD100 Block Diagram



View additional information for 单芯片16/32位微控制器：高达128 kB的ISP/IAP闪存、以太网、USB 2.0设备/主机/OTG、CAN以及10位ADC/DAC.

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.