



单芯片**16/32位Arm**微控制器；**128/256 kB ISP/IAP**闪存，带**10位ADC**和外部存储器接口

LPC2214FBD144

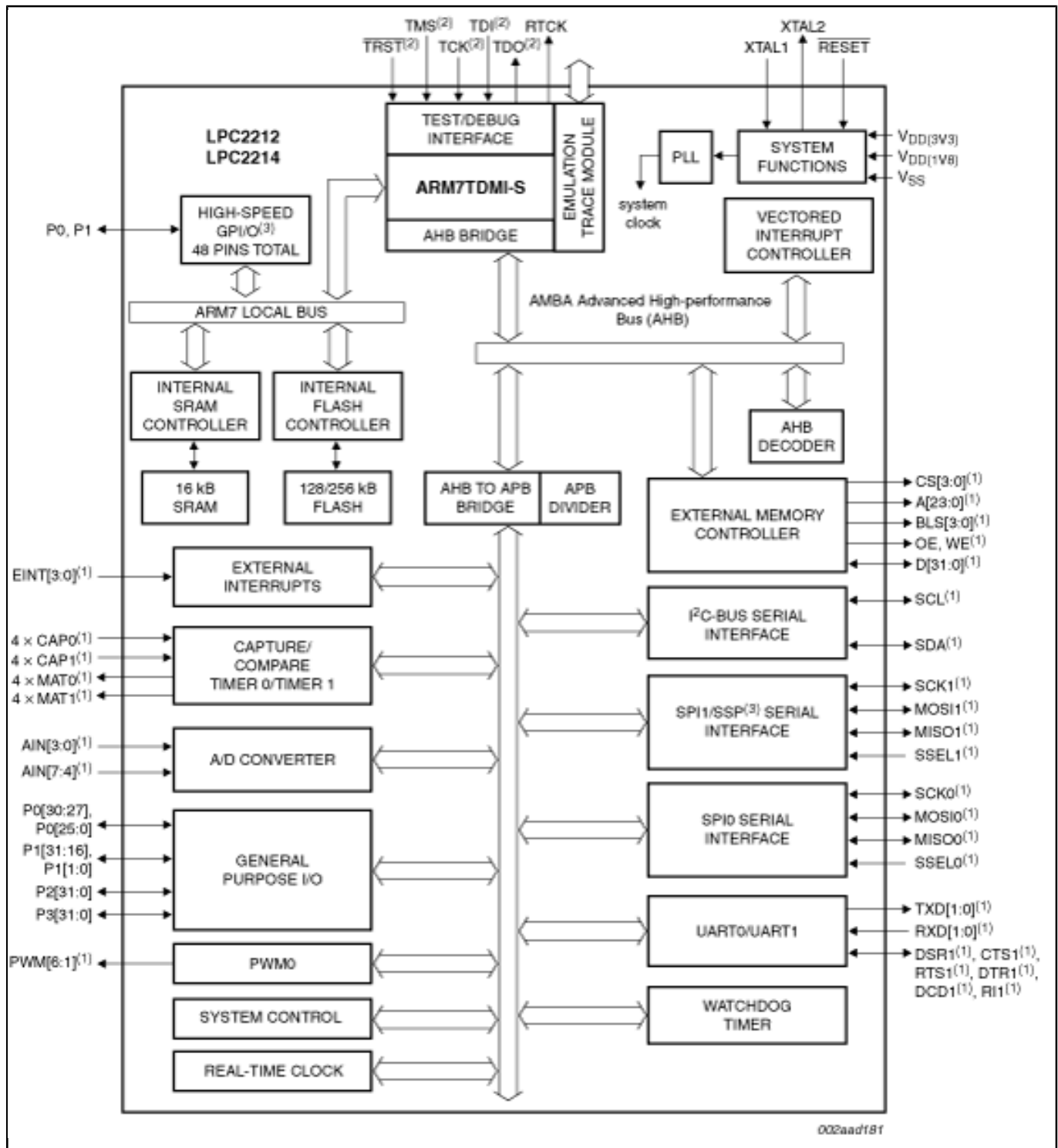
Last Updated: Apr 8, 2022

LPC2212/2214基于**16位/32位Arm7TDMI-S™** CPU，该CPU支持实时仿真和嵌入式跟踪，并拥有**128/256 KB**的嵌入式高速Flash存储器。128位宽存储器接口和独特的加速架构使得**32位**代码可在最高时钟速率下执行。对于代码大小攸关的应用程序，备用**16位Thumb**模式可用最小的性能损失换取超过**30%**的代码压缩。

144引脚封装、低功耗、各种**32位**定时器、8通道**10位**ADC、PWM通道以及多达**9**个外部中断引脚，使得这些微控制器特别适合工业控制、医疗系统、门禁控制以及POS。可用的快速通用IO数从最多**76**个引脚(有外部存储)到**112**个引脚(单芯片)。凭借丰富的附加串行通信接口，它们也非常适用于通信网关，协议转换器，嵌入式软调制解调器以及其它许多通用应用。

备注：在整个数据手册中，无论器件是否以/00或/01为后缀，LPC2212/2214都适用。只有在必需的情况下，才会使用/00或/01后缀来区分不同的器件。

Block diagram: LPC2212FBD144, LPC2214FBD144 Block Diagram



View additional information for [单芯片16/32位Arm微控制器](#); [128/256 kB ISP/IAP闪存](#), [带10位ADC和外部存储器接口](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.