



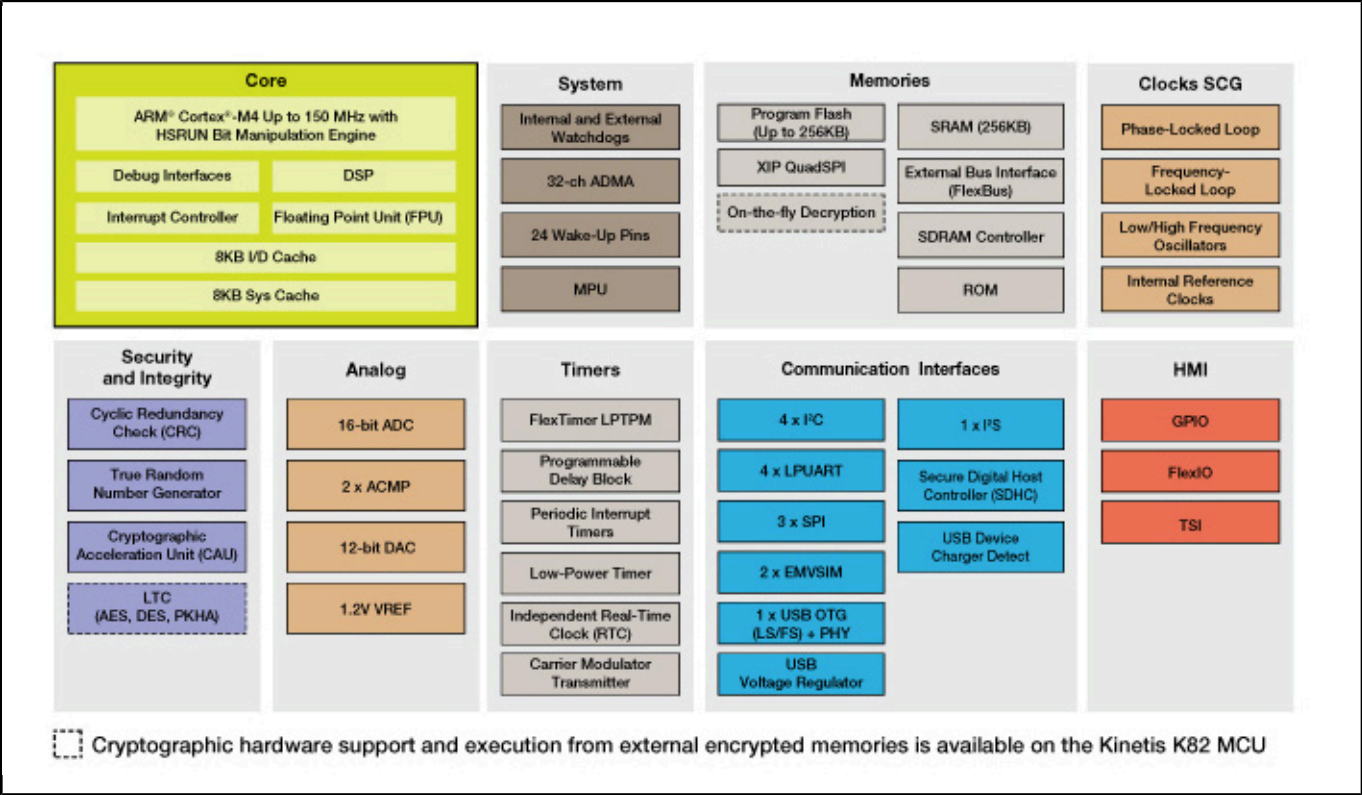
Kinetis® K82-150 MHz硬件加密协处理器和QuadSPI微控制器 (MCU)，基于ARM® Cortex®-M4内核

K82_150

Last Updated: Dec 16, 2024

Kinetis® K82 MCU子系列基于Kinetis MCU产品组合创建，具有先进的安全功能，包括引导ROM，可支持加密的固件更新。Kinetis K82 MCU包括外部串行NOR闪存的自动解密、带边带攻击保护的硬件AES加速以及公钥加密的硬件支持。在实现这些进展的同时，也保持了与旧有Kinetis MCU产品组合的高兼容性。

Kinetis K80/K82 MCU Block Diagram Block Diagram



View additional information for [Kinetis® K82-150 MHz硬件加密协处理器和QuadSPI微控制器 \(MCU\)](#)，基于ARM® Cortex®-M4内核.

Note: The information on this document is subject to change without notice.