



Kinetis® K63-120 MHz, 256KB SRAM, 防篡改微控制器 (MCU)，基于Arm® Cortex®-M4内核

K63_120

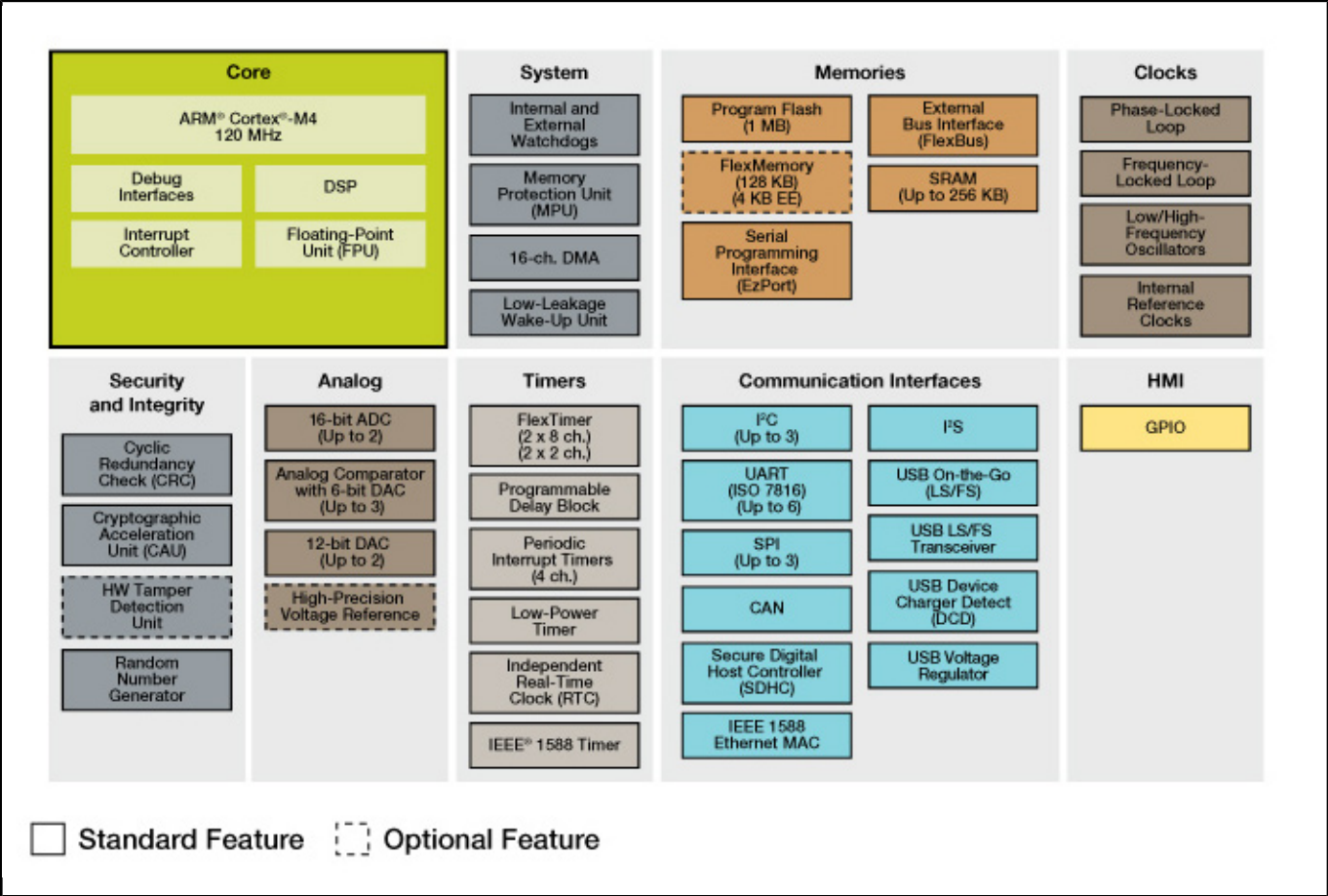
Last Updated: Mar 5, 2025

Kinetis® K63 120MHz MCU系列面向需要安全加密、篡改检测、高存储器密度的应用，还能以超低功耗实现高处理效率。

- 提供精确的时钟同步，适用于实时工业控制
- 包括一套丰富的模拟、通信、定时和控制外设，满足广泛的需求
- 支持免晶振USB设计，能够降低系统成本，节约电路板空间
- 具备优化的低功耗，同时通过智能片上集成显著节省物料清单成本
- 提供硬件加密协处理器，确保数据传输和存储的安全
- 具备Kinetis产品组合固有的全面支持体系和可扩展性。

请联系您当地的恩智浦代表，下载K63安全数据手册和参考手册文档(在NDA下面)。

Kinetis K63/K64 MCU Family Block Diagram Block Diagram



View additional information for [Kinetis® K63-120 MHz, 256KB SRAM, 防篡改微控制器 \(MCU\)](#)，基于Arm® Cortex®-M4内核.

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.