



Kinetis®K60 / 61-120-150 MHz，基于 Arm® Cortex®-M4内核的混合信号集成 和防篡改微控制器

K60_120

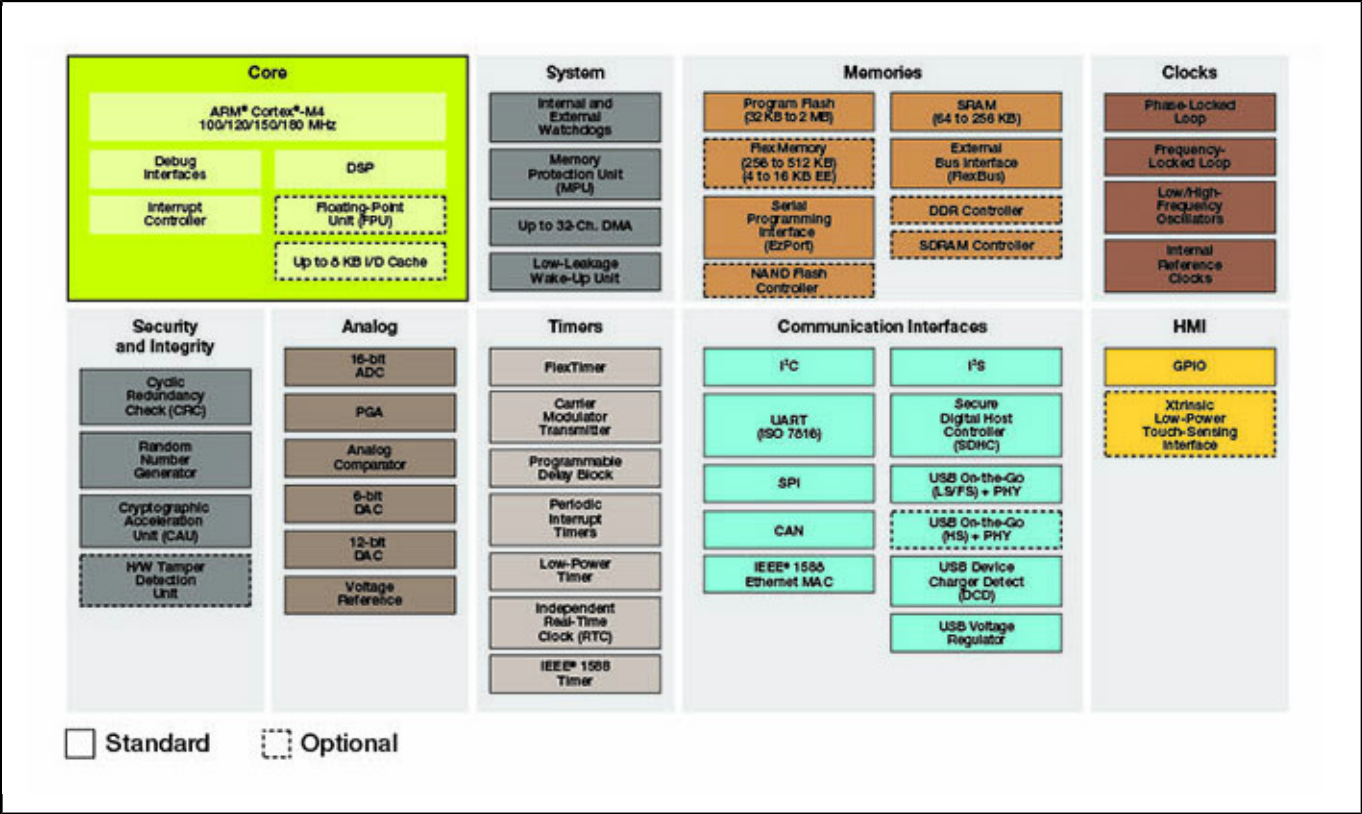
Last Updated: Mar 5, 2025

高效的Kinetis® K60/61 MCU为控制算法、传感器数据处理和音频处理提供了卓越的计算能力。

- 它具备优化的低功耗，同时通过智能片上集成显著节省物料清单成本
- 包含安全加密和篡改检测的选件
- 提供高度的可扩展、各种级别的集成度，以及丰富的模拟、通信、定时和控制外设套件，满足广泛的需求
- 具备Kinetis产品组合固有的全面支持体系和可扩展性
- 借助综合的开发工具、软件和支持工具，加快产品上市

请联系您当地的恩智浦代表，下载K61安全数据手册和参考手册文档(在NDA下面)。

Kinetis K6x MCU Family Block Diagram Block Diagram



View additional information for [Kinetis®K60 / 61-120-150 MHz](#), 基于Arm® Cortex®-M4内核的混合信号集成和防篡改微控制器。

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2025 NXP B.V.