



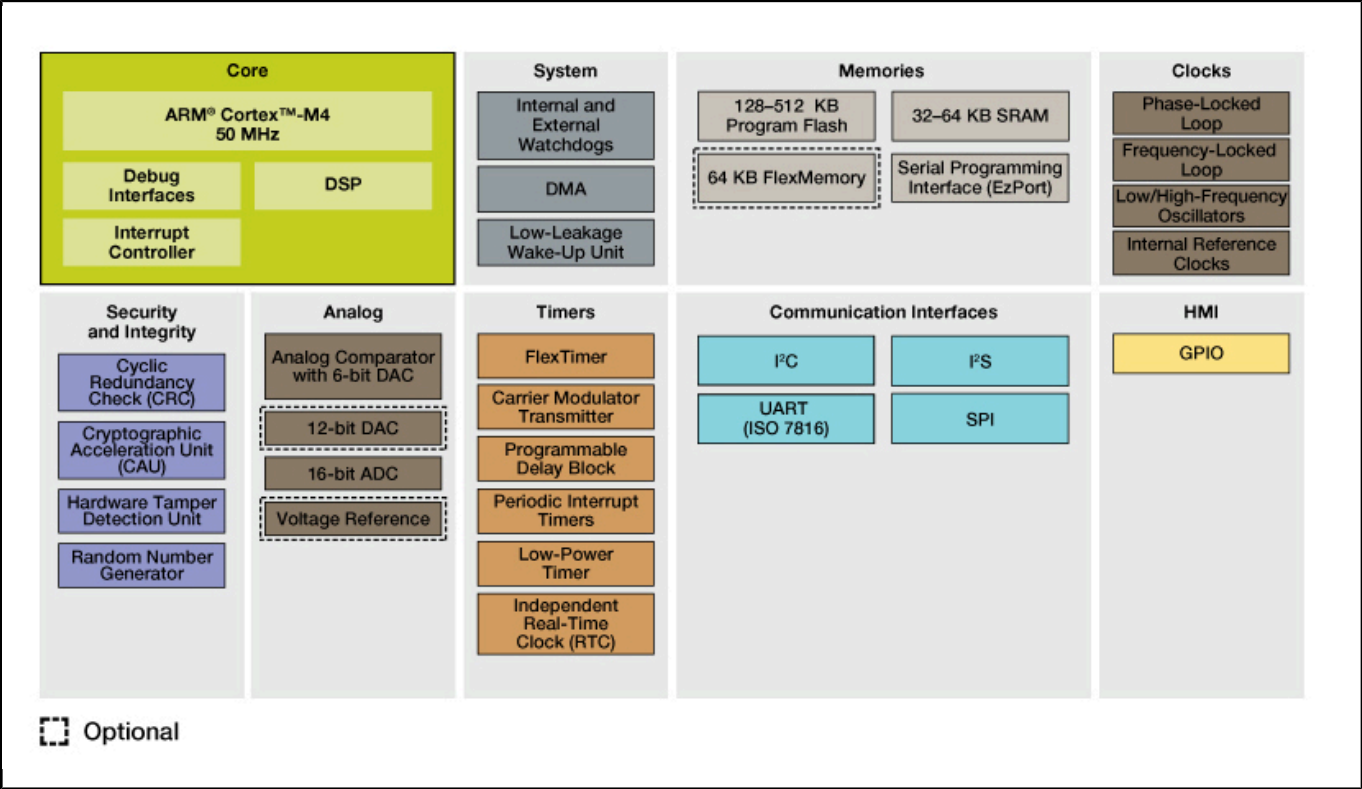
Kinetis® K11-50 MHz，防篡改微控制器 (MCU)，基于ARM® Cortex®-M4内核

K11_50

Last Updated: Dec 16, 2024

Kinetis® K11 50 MHz基准MCU基于Arm® Cortex®-M4内核构建，适用于需要低功耗、安全集成、篡改检测和处理效率的高性价比应用。该系列具备Kinetis产品组合固有的全面支持体系和可扩展性。

Kinetis K11 50 MHz Baseline MCUs Block Diagram Block Diagram



View additional information for [Kinetis® K11-50 MHz](#)，防篡改微控制器 (MCU)，基于ARM® Cortex®-M4内核.

Note: The information on this document is subject to change without notice.