



带有良好电源控制以及高阻抗**LVTTL**和**GTL**输出的**12位GTL至LVTTL**变换器

GTL2008PW

Archived

本页面包含有关样品阶段产品的信息。此处的规格和信息如有更改，恕不另行通知。如需了解其他信息，请联系支持人员或您的销售代表。

Last Updated: Sep 16, 2024

GTL2008是一款用在双**Xeon**处理器、平台健康管理、南桥以及电源**LVTTL**和**GTL**信号之间的自定义变换器。

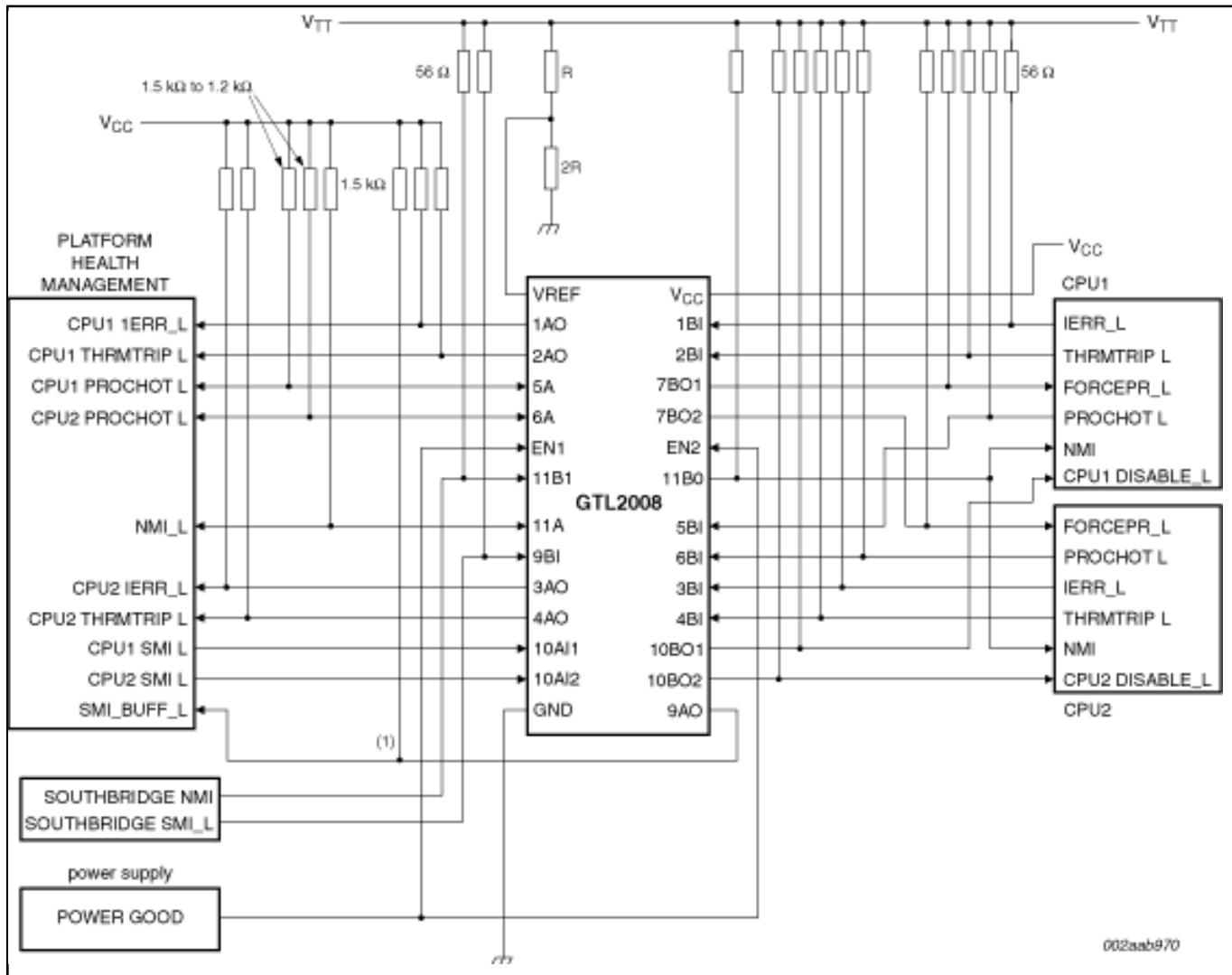
功能和引脚与**GTL2007**完全相同，**GTL2008** **LVTTL**和**GTL**输出已改为在**EN1**和**EN2**为低电平时进入高阻抗状态，**11B0**除外，因为其正常状态为低电平，所以强制为低电平。**EN1**和**EN2**将保持低电平直至**VCC**处于正常电压，其他输入为有效状态，**VREF**处于正确电压以确保各输出在上电时保持高阻抗。

GTL2008具有使能功能，以便取消向平台监视代理输出错误，该代理会监视各处理器的每一个错误状态。可使用此使能功能使系统意外断电时的伪错误状态不会传至监视代理。这类意外断电可能源于电源过载、CPU热脱扣或监视代理不能察觉的其他事件。

典型措施是将各使能线路连接至系统电源良好信号，或将各使能线连接至各处理器的**VRD**电源良好信号。

典型**Xeon**处理器指定1.1 V至1.2 V的**VTT**以及0.73 V至0.76 V的标称**Vref**。为允许将来可能使**Vref**扩展为0.63 VTT（VTT为1.1 V时最小为0.693 V）的电压电平变换，**GTL2008**允许最小**Vref**为0.66 V。特性结果表明这些**Vref**电平之间的DC或AC性能变化很小。

Block diagram: GTL2008PW Block Diagram



View additional information for [带有良好电源控制以及高阻抗LVTT和GTL输出的12位GTL至LVTT变换器](#).

Note: The information on this document is subject to change without notice.