



QorIQ® B4860基带处理器

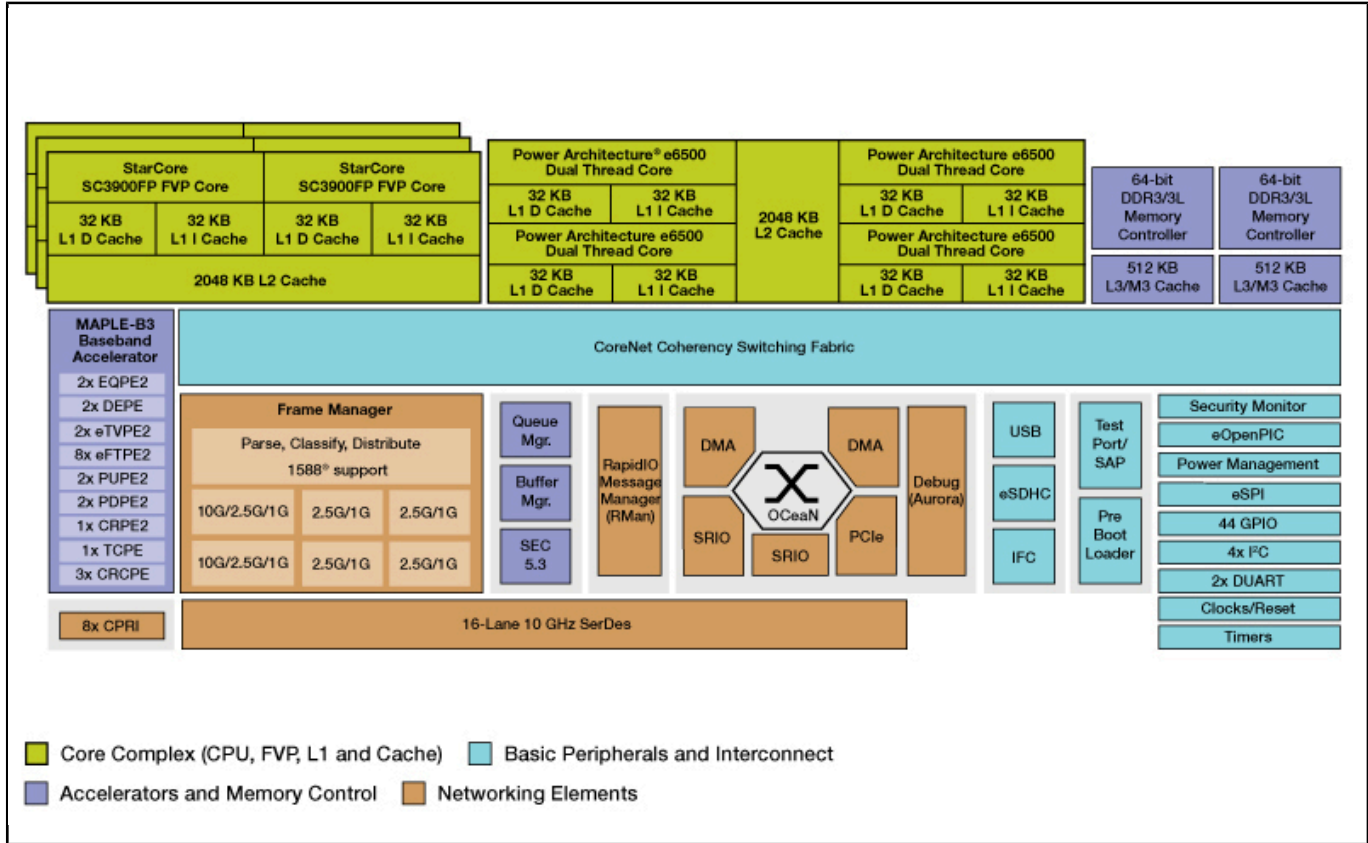
B4860

Last Updated: Apr 9, 2022

QorIQ® Qonverge B4860片上系统适用于新一代多标准无线基站。基于28纳米工艺技术，B4860的吞吐量和容量都达到无以伦比的水平，不仅具有高效、高性能可编程内核，还配有应用专用加速器，实现最佳的性价比。它专门针对宽带无线通信基础设施的大区基站设计，采用我们已经成功应用于无线基础设施市场的多核CPU和DSP。

B4860集成了4个基于Power Architecture®技术的64位双线程e6500内核、6个StarCore® SC3900FP定点/浮点运算DSP内核以及MAPLE-B基带加速处理引擎。它可适应快速变化并不断扩展的LTE (FDD与TDD)、包含3GPP LTE版本10/11版本的LTE-Advanced和WCDMA标准，并可同时支持不同的标准。

B4860 BD IMG Block Diagram



View additional information for [QorIQ® B4860基带处理器](#).

Note: The information on this document is subject to change without notice.

www.nxp.com

NXP and the NXP logo are trademarks of NXP B.V. All other product or service names are the property of their respective owners. The related technology may be protected by any or all of patents, copyrights, designs and trade secrets. All rights reserved. © 2024 NXP B.V.